

SON-2322
(80001-2322)

10/029,849

4

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re the Patent Application of

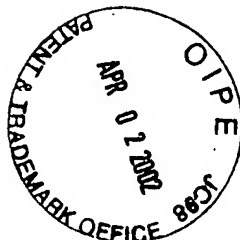
Xavier MICHEL

Attn: Applications Branch

Application No. 10/029,849

Filed: December 31, 2001

For: IMAGE PROCESSING
APPARATUS AND MEHOD,
PROGRAM, AND RECORDING
MEDIUM



CLAIM TO PRIORITY UNDER 35 U.S.C. 119

Assistant Commissioner for Patents
Washington, D.C. 20231

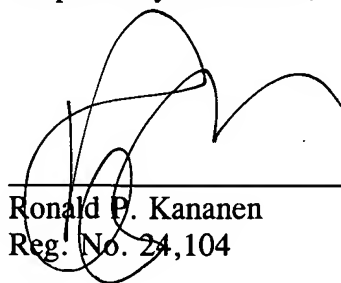
Sir:

The benefit of the filing date of the following prior applications filed in the following foreign country is hereby requested and the right of priority provided under 35 U.S.C. 119 is hereby claimed:

Japanese Patent Appl. No. P2001-006365, filed January 15, 2001

In support of this claim, filed herewith is a certified translation of said original foreign applications.

Respectfully submitted,



Ronald P. Kananen
Reg. No. 24,104

Dated: April 2, 2002

RADER, FISHMAN & GRAUER P.L.L.C.
1233 20TH Street, NW
Suite 501
Washington, DC 20036
202-955-3750-Phone
202-955-3751 - Fax
Customer No. 23353

502P0062 US00



日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2001年 1月15日

出 願 番 号

Application Number:

特願2001-006365

出 願 人

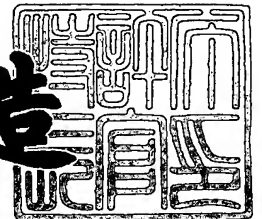
Applicant(s):

ソニー株式会社

2001年12月14日

特 許 庁 長 官
Commissioner,
Japan Patent Office

及 川 耕 造



出証番号 出証特2001-3108193

【書類名】 特許願

【整理番号】 0000969404

【提出日】 平成13年 1月15日

【あて先】 特許庁長官殿

【国際特許分類】 H04N 7/00

【発明者】

【住所又は居所】 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社
内

【氏名】 グザビエ ミッシェル

【特許出願人】

【識別番号】 000002185

【氏名又は名称】 ソニー株式会社

【代理人】

【識別番号】 100082131

【弁理士】

【氏名又は名称】 稲本 義雄

【電話番号】 03-3369-6479

【手数料の表示】

【予納台帳番号】 032089

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9708842

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 画像処理装置および方法、プログラム、並びに記録媒体

【特許請求の範囲】

【請求項 1】 インタレース方式の画像をプログレッシブ方式の画像に変換する画像処理装置において、

変換しようとする前記インタレース方式の画像のフィールドの画素と、それとは異なるフィールドの画素から、前記プログレッシブ方式の画像の画素を補間するフィールド間補間手段と、

前記変換しようとする前記インタレース方式の画像のフィールド内の画素から、前記プログレッシブ方式の画像の画素を補間するフィールド内補間手段と、

前記補間されるプログレッシブ方式の画像の画素が動画素であるか、または、静止画素であるかを判定する判定手段と、

前記判定手段の判定結果に基づいて、前記フィールド内補間手段により補間された前記画素か、または、前記フィールド間補間手段により補間された前記画素のいずれかを選択する選択手段と

を備えることを特徴とする画像処理装置。

【請求項 2】 前記変換しようとするインタレース方式の画像のエッジを強調するエッジ強調手段をさらに備える

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 3】 前記エッジ強調手段は、前記インタレース方式の画像の各画素毎に水平方向、および、垂直方向の 1 次元フィルタ処理を施し、前記画像のエッジを強調する

ことを特徴とする請求項 2 に記載の画像処理装置。

【請求項 4】 前記各画素の近傍の画素値から、前記画素の近傍の、垂直方向、および、水平方向の中心画素エネルギーを算出する中心画素エネルギー算出手段をさらに備え、

前記エッジ強調手段は、前記中心画素エネルギー算出手段により算出された前記垂直方向、および、水平方向の中心画素エネルギーが、所定の値を越えた前記画素に対してフィルタ処理を施す

ことを特徴とする請求項 2 に記載の画像処理装置。

【請求項 5】 前記フィールド間補間手段は、変換しようとする前記インタレース方式の画像のフィールドに、それとは異なるフィールドの画素をそのままコピーして補間する

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 6】 前記変換しようとするインタレース方式の画像のフィールド内に、補間しようとする画素の上下の水平ライン上の、前記画素に点対照な位置の画素同士の相関を検出する相関検出手段をさらに備え、

前記フィールド内補間手段は、前記相関検出手段により検出された相関の最も強い画素同士から前記画素を補間する

ことを特徴とする請求項 1 に記載の画像処理装置。

【請求項 7】 前記相関検出手段は、前記補間しようとする画素を中心として、点対照な位置同士の画素の画素値の差分の絶対値を相関として検出する

ことを特徴とする請求項 6 に記載の画像処理装置。

【請求項 8】 前記補間しようとする画素の近傍の画素値から、前記補間しようとする画素の近傍エネルギーを算出する近傍エネルギー算出手段をさらに備え、

前記近傍エネルギー算出手段により算出された前記補間しようとする画素の近傍エネルギーの値が、所定の閾値より大きい場合、前記フィールド内補間手段は、前記相関検出手段により検出された相関の最も強い画素に基づいて補間を行う

ことを特徴とする請求項 6 に記載の画像処理装置。

【請求項 9】 前記近傍エネルギーは、補間しようとする画素を挟んで、その上下に水平方向に伸びるライン上の所定数の画素のうち、前記ラインに垂直に対向し合う画素の画素値の差分の絶対値の和を取ったものであるか、または、補間しようとする画素を中心として、点対称の位置に存在する画素の画素値の差分の絶対値の和を取ったものである

ことを特徴とする請求項 8 に記載の画像処理装置。

【請求項 10】 インタレース方式の画像をプログレッシブ方式の画像に変換する画像処理装置の画像処理方法において、

変換しようとする前記インタレース方式の画像のフィールドの画素と、それと

は異なるフィールドの画素から、前記プログレッシブ方式の画像の画素を補間するフィールド間補間ステップと、

前記変換しようとする前記インタレース方式の画像のフィールド内の画素から、前記プログレッシブ方式の画像の画素を補間するフィールド内補間ステップと

前記補間されるプログレッシブ方式の画像の画素が動画素であるか、または、静止画素であるかを判定する判定ステップと、

前記判定ステップの処理での判定結果に基づいて、前記フィールド内補間ステップの処理で補間された前記画素か、または、前記フィールド間補間ステップの処理で補間された前記画素のいずれかを選択する選択ステップと

を備えることを特徴とする画像処理方法。

【請求項 1 1】 インタレース方式の画像をプログレッシブ方式の画像に変換する画像処理装置を制御するコンピュータに、

変換しようとする前記インタレース方式の画像のフィールドの画素と、それとは異なるフィールドの画素から、前記プログレッシブ方式の画像の画素の補間を制御するフィールド間補間制御ステップと、

前記変換しようとする前記インタレース方式の画像のフィールド内の画素から、前記プログレッシブ方式の画像の画素の補間を制御するフィールド内補間制御ステップと、

前記補間されるプログレッシブ方式の画像の画素が動画素であるか、または、静止画素であるかの判定を制御する判定制御ステップと、

前記判定制御ステップの処理での判定結果に基づいて、前記フィールド内補間制御ステップの処理で補間された前記画素か、または、前記フィールド間補間制御ステップの処理で補間された前記画素のいずれかの選択を制御する選択制御ステップと

を実行させるためのプログラム。

【請求項 1 2】 インタレース方式の画像をプログレッシブ方式の画像に変換する画像処理装置を制御するプログラムであって、

変換しようとする前記インタレース方式の画像のフィールドの画素と、それと

は異なるフィールドの画素から、前記プログレッシブ方式の画像の画素の補間を制御するフィールド間補間制御ステップと、

前記変換しようとする前記インタレース方式の画像のフィールド内の画素から、前記プログレッシブ方式の画像の画素の補間を制御するフィールド内補間制御ステップと、

前記補間されるプログレッシブ方式の画像の画素が動画素であるか、または、静止画素であるかの判定を制御する判定制御ステップと、

前記判定制御ステップの処理での判定結果に基づいて、前記フィールド内補間制御ステップの処理で補間された前記画素か、または、前記フィールド間補間制御ステップの処理で補間された前記画素のいずれかの選択を制御する選択制御ステップと

を含むことを特徴とするコンピュータが読み取り可能なプログラムが記録されている記録媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、画像処理装置および方法、プログラム、並びに記録媒体に関し、特に、インタレーススキャン画像をプログレッシブスキャン画像に変換させる際に、静止画領域の垂直解像度を向上させ、動画領域におけるエッジをなだらかに補間させるようにすると共に、変換におけるエラーを抑制するようにした画像処理装置および方法、プログラム、並びに記録媒体に関する。

【0002】

【従来の技術】

インタレーススキャン方式の画像をプログレッシブスキャン方式の画像に変換（IP変換）させる技術が一般に普及しつつある。

【0003】

インタレーススキャン方式は、飛び越し走査と呼ばれる走査方式であり、実際の表示画像の走査線を1本おきに走査する（走査線1本おきに飛び越して走査する）方式である。インタレーススキャン方式で走査された1つの画像は、フィー

ルドと呼ばれ、連続する画像を表示するとき、隣り合うフィールドは、走査線1本分ずれた状態で画素が存在しており、そのフィールドが連続して交互に表示されている。

【0004】

プログレッシブスキャン方式は、インタレーススキャン方式に対して、表示画像の全走査線を走査する方式である。

【0005】

従って、インタレーススキャン方式の画像からプログレッシブスキャン方式の画像への変換処理は、インタレーススキャン方式の画像の中の、画素が存在しないライン上に、元々存在する画素を使用して、画素を補間させ、全ての走査線上に画素を生成する処理である。

【0006】

従来では、補間の方法としては、走査線1本分を遅延して、表示させることで、各走査線を2度スキャンする2度書きと呼ばれる方法や、上下方向の画素を用いて、線形補間するといった方法が用いられていた。

【0007】

また、垂直解像度を上げるために、複数のフィールドの情報を利用する方法も提案された。この方法は、インタレーススキャン方式では、連続するフィールドの1個前のフィールドが、上述のように走査線1本分だけずれた関係にあるので、1個前のフィールド上には、現在のフィールド上の補間すべき位置に画素が存在する。そこで、複数のフィールドを使用する補間処理では、この画素を利用する。すなわち、その補間すべき画素が静止画素の場合、1個前のフィールドの画素を、そのまま使用して補間し、また、動画素の場合、現在のフィールドの上下の画素を用いて線形補間により画素を補間するというものである。

【0008】

【発明が解決しようとする課題】

しかしながら、上記の方法では、例えば2度書きを使用した場合、斜めエッジとなる映像は、IP変換により大きな階段状に表示されることになってしまうという課題があった。

【0009】

また、線形補間を用いた場合、2度書きに比べると、表示画像は向上されるものの、多少ぼけて表示されてしまうことがあり、また、2度書きを用いた場合と同様に斜めのエッジは、階段状に表示されてしまうという課題があった。

【0010】

そこで、斜め方向のエッジが階段状に表示されてしまうのを防ぐために、エッジの方向を検出しながらIP変換を実行するという方法が提案された。これは、特公平3-42832に記載されているものであり、補間すべき注目画素を中心として、上下、右上左下、および、右下左上の3組の画素の差分の絶対値を調べて、最も小さい値をとる画素の組合せで補間を行い、全てが所定の値より大きい値であれば上の画素値をコピーして補間するという方法である。これにより、斜め方向のエッジが存在する場合でも、その方向が滑らかに補間されるようになった。

【0011】

しかしながら、エッジの方向を検出しながら変換する方法においては、斜め方向のエッジの表示が改善されるものの、静止画領域では、複数のフィールドを用いる方法に比べて、垂直解像度が不利になってしまうという課題があった。また、エッジの方向を検出しながら変換する方法は、実画像に適用すると、例えば、ノイズや照明条件によって、斜め方向の相関関係が上下方向よりも若干高く、算出されてしまうことがあり、実際の絵柄は上下に連続していても、正確に表示されないといったエラーが発生し易くなるという課題があった。

【0012】

さらに、複数フィールドを使用する方法では、斜めエッジが階段状に表示される問題は改善されるものの、静止画領域では、複数のフィールドを使用するため、垂直解像度が多少犠牲にされてしまうという課題があった。

【0013】

また、一般的なビデオ信号などにおいては、高周波成分がわずかしき含まれておらず、エッジはぼんやりとしか現れないので、局地的にエッジ方向を正確に検出するのは困難であり、特定方向のエッジを強調しようとしても、複数のエッジ方向の候補が検出されて、選別することができず、結局、従来の線形補間と同程

度の画質でしか、画像を生成することができないという課題があった。

【0014】

本発明はこのような状況に鑑みてなされたものであり、インタレーススキャン画像からプログレッシブスキャン画像への変換の際に、静止画部分の垂直解像度を向上させ、動画領域におけるエッジをなだらかに補間させると共に、変換におけるエラーを抑制できるようにするものである。

【0015】

【課題を解決するための手段】

本発明の画像処理装置は、変換しようとするインタレース方式の画像のフィールドの画素と、それとは異なるフィールドの画素から、プログレッシブ方式の画像の画素を補間するフィールド間補間手段と、変換しようとするインタレース方式の画像のフィールド内の画素から、プログレッシブ方式の画像の画素を補間するフィールド内補間手段と、補間されるプログレッシブ方式の画像の画素が動画画素であるか、または、静止画素であるかを判定する判定手段と、判定手段の判定結果に基づいて、フィールド内補間手段により補間された画素か、または、フィールド間補間手段により補間された画素のいずれかを選択する選択手段とを備えることを特徴とする。

【0016】

前記変換しようとするインタレース方式の画像のエッジを強調するエッジ強調手段をさらに設けるようにさせることができる。

【0017】

前記エッジ強調手段には、インタレース方式の画像の各画素毎に水平方向、および、垂直方向の1次元フィルタ処理を施し、画像のエッジを強調させるようにすることができる。

【0018】

前記各画素の近傍の画素値から、画素の近傍の、垂直方向、および、水平方向の中心画素エネルギーを算出する中心画素エネルギー算出手段をさらに設けるようにさせることができ、エッジ強調手段には、中心画素エネルギー算出手段により算出された垂直方向、および、水平方向の中心画素エネルギーが、所定の値を越えた画

素に対してフィルタ処理を施すようにさせることができる。

【0019】

前記フィールド間補間手段には、変換しようとするインタレース方式の画像のフィールドに、それとは異なるフィールドの画素をそのままコピーして補間させるようにすることができる。

【0020】

前記変換しようとするインタレース方式の画像のフィールド内に、補間しようとする画素の上下の水平ライン上の、画素に点対照な位置の画素同士の相関を検出する相関検出手段をさらに設けるようにさせることができ、フィールド内補間手段には、相関検出手段により検出された相関の最も強い画素同士から画素を補間させるようにすることができる。

【0021】

前記相関検出手段には、補間しようとする画素を中心として、点対照な位置同士の画素の画素値の差分の絶対値を相関として検出させるようにすることができる。

【0022】

前記補間しようとする画素の近傍の画素値から、補間しようとする画素の近傍エネルギーを算出する近傍エネルギー算出手段をさらに設けるようにさせることができ、近傍エネルギー算出手段により算出された補間しようとする画素の近傍エネルギーの値が、所定の閾値より大きい場合、フィールド内補間手段には、相関検出手段により検出された相関の最も強い画素に基づいて補間を行わせるようにすることができる。

【0023】

前記近傍エネルギーは、補間しようとする画素を挟んで、その上下に水平方向に伸びるライン上の所定数の画素のうち、ラインに垂直に対向し合う画素の画素値の差分の絶対値の和を取ったものとするか、または、補間しようとする画素を中心として、点対称の位置に存在する画素の画素値の差分の絶対値の和を取ったものとするようにすることができる。

【0024】

本発明の画像処理方法は、変換しようとするインタレース方式の画像のフィールドの画素と、それとは異なるフィールドの画素から、プログレッシブ方式の画像の画素を補間するフィールド間補間ステップと、変換しようとするインタレース方式の画像のフィールド内の画素から、プログレッシブ方式の画像の画素を補間するフィールド内補間ステップと、補間されるプログレッシブ方式の画像の画素が動画素であるか、または、静止画素であるかを判定する判定ステップと、判定ステップの処理での判定結果に基づいて、フィールド内補間ステップの処理で補間された画素か、または、フィールド間補間ステップの処理で補間された画素のいずれかを選択する選択ステップとを備えることを特徴とする。

【 0 0 2 5 】

本発明のプログラムは、変換しようとするインタレース方式の画像のフィールドの画素と、それとは異なるフィールドの画素から、プログレッシブ方式の画像の画素の補間を制御するフィールド間補間制御ステップと、変換しようとするインタレース方式の画像のフィールド内の画素から、プログレッシブ方式の画像の画素の補間を制御するフィールド内補間制御ステップと、補間されるプログレッシブ方式の画像の画素が動画素であるか、または、静止画素であるかの判定を制御する判定制御ステップと、判定制御ステップの処理での判定結果に基づいて、フィールド内補間制御ステップの処理で補間された画素か、または、フィールド間補間制御ステップの処理で補間された画素のいずれかの選択を制御する選択制御ステップとを含むことを特徴とする。

【 0 0 2 6 】

本発明の記録媒体のプログラムは、変換しようとするインタレース方式の画像のフィールドの画素と、それとは異なるフィールドの画素から、プログレッシブ方式の画像の画素の補間を制御するフィールド間補間制御ステップと、変換しようとするインタレース方式の画像のフィールド内の画素から、プログレッシブ方式の画像の画素の補間を制御するフィールド内補間制御ステップと、補間されるプログレッシブ方式の画像の画素が動画素であるか、または、静止画素であるかの判定を制御する判定制御ステップと、判定制御ステップの処理での判定結果に基づいて、フィールド内補間制御ステップの処理で補間された画素か、または、

フィールド間補間制御ステップの処理で補間された画素のいずれかの選択を制御する選択制御ステップとを含むことを特徴とする。

【0027】

本発明の画像処理装置および方法、並びにプログラムにおいては、変換しようとするインタレース方式の画像のフィールドの画素と、それとは異なるフィールドの画素から、プログレッシブ方式の画像の画素が補間され、変換しようとするインタレース方式の画像のフィールド内の画素から、プログレッシブ方式の画像の画素が補間され、補間されるプログレッシブ方式の画像の画素が動画素であるか、または、静止画素であるかが判定され、判定結果に基づいて、フィールド内補間された画素か、または、フィールド間補間された画素のいずれかが選択される。

【0028】

【発明の実施の形態】

図1は、本発明に係る画像処理装置の一実施の形態の構成を示す図である。フィールドメモリ11a乃至11fは、入力されたインタレーススキャン方式の画像（以下、インタレース画像と称する）の1フィールド分の情報を一時的に記憶し、後段の装置に出力する。すなわち、フィールドメモリ11aは、所定の時刻 t のタイミングで入力された1フィールド分の画像情報を記憶し、次の時刻 $t+1$ のタイミングで、記憶していた時刻 t のフィールドデータを、イメージリフレッシュ12aおよび静止/動画領域判定部17に出力すると共に、フィールドメモリ11bに出力する。そして、それと同時に、フィールドメモリ11aは、新たに時刻 $t+1$ のフィールドデータを記憶する。フィールドメモリ11bは、時刻 $t+1$ のタイミングで、フィールドメモリ11aより入力された時刻 t のフィールドデータを記憶する。

【0029】

また、時刻 $t+2$ のタイミングで、フィールドメモリ11aは、時刻 $t+1$ のフィールドデータをイメージリフレッシュ12a、静止/動画領域判定部17、および、フィールドメモリ11bに出力し、新たな、時刻 $t+2$ のフィールドデータを記憶する。同時に、時刻 $t+2$ において、フィールドメモリ11bは、時刻 t のフ

ールドデータを、フィールドメモリ11c、イメージリフレッシュ12b、および、静止/動画領域判定部17に出力し、フィールドメモリ11aより入力された時刻t+1のフィールドデータを記憶する。フィールドメモリ11cは、フィールドメモリ11bより入力された時刻tのフィールドデータを記憶する。

【0030】

さらに、時刻t+3において、フィールドメモリ11aは、それまで記憶していた時刻t+2のフィールドデータをフィールドメモリ11b、イメージリフレッシュ12a、および、静止/動画領域判定部17に出力し、時刻t+3のフィールドデータを記憶する。同時に、フィールドメモリ11bは、時刻t+1のフィールドデータをフィールドメモリ11c、イメージリフレッシュ12b、および、静止/動画領域判定部17に出力し、フィールドメモリ11bより入力された時刻t+2のフィールドデータを記憶する。また、フィールドメモリ11cは、記憶していた時刻tのフィールドデータをフィールドメモリ11d、および、静止/動画領域判定部17に出力する。

【0031】

また、時刻t+4において、フィールドメモリ11aは、記憶していた時刻t+3のフィールドデータをフィールドメモリ11b、イメージリフレッシュ12a、および、静止/動画領域判定部17に出力し、入力された時刻t+4のフィールドデータを記憶する。フィールドメモリ11bは、記憶していた時刻t+2のフィールドデータをフィールドメモリ11c、イメージリフレッシュ12b、および、静止/動画領域判定部17に出力し、フィールドメモリ11aより入力された時刻t+3のフィールドデータを記憶する。フィールドメモリ11cは、記憶していた時刻t+1のフィールドデータをフィールドメモリ11dおよび静止/動画領域判定部17に出力し、フィールドメモリ11bより入力された時刻t+2のフィールドデータを記憶する。フィールドメモリ11dは、記憶していた時刻tのフィールドデータを静止/動画領域判定部17に出力し、フィールドメモリ11cより入力された時刻t+1のフィールドデータを記憶する。

【0032】

このように、フィールドメモリ11a乃至11dは、順次フィールドデータを

伝達しながら、常に、4個の連続したフィールドデータを記憶している。また、フィールドメモリ11e, 11fは、イメージリフレッシュ12a, 12bから供給される垂直方向のエッジ、および、水平方向のエッジのそれぞれが強調されたフィールドデータを記憶し、順次フィールド内補間部14、および、フィールド間補間部15に出力する。

【0033】

イメージリフレッシュ12aは、バッファ13aを適宜利用しながら、フィールドメモリ11aより入力されたフィールドデータに、1次元の垂直フィルタ、および、1次元の水平フィルタの処理を施し、垂直方向および水平方向のエッジ部分を強調した後、フィールドメモリ11eに出力する。イメージリフレッシュ12b、および、バッファ13bについても処理は、同様であるが、1フィールド分だけ時刻的に遅れたフィールドデータの処理を行う。

【0034】

フィールド内補間部14は、エッジ強調処理されたフィールドメモリ11eに記憶されているフィールドデータからプログレッシブ画像の動画領域の画素を補間して生成し、プログレッシブ画像として補間メモリ16aに出力し、記憶させる。尚、フィールド内補間処理については、詳細を後述する。

【0035】

フィールド間補間部15は、フィールドメモリ11e, 11fに記憶されている連続する2個のフィールドデータからプログレッシブ画像の静止画領域の画素を補間して生成し、生成したプログレッシブ画像を補間メモリ16bに出力し、記憶させる。尚、フィールド間補間処理については、詳細を後述する。

【0036】

静止/動画領域判定部17は、フィールドメモリ11a乃至11dより入力される、連続する4個のフィールドデータから、最新のフィールドデータの補間しようとする画素が静止画領域の画素であるのか、または、動画領域の画素であるのかを判定し、記憶する。尚、静止画領域の画素であるか、または、動画領域の画素であるかの判定処理については、詳細を後述する。

【0037】

セクタ 18 は、静止/動画領域判定部 17 に記憶された情報に基づいて、補間しようとする画素が動画領域の画素である場合、フィールド間補間部 15 により補間された画素を補間メモリ 16 b から読出し、また、補間しようとする画素が静止画領域の画素である場合、フィールド内補間部 14 により補間された画素を補間メモリ 16 a から読み出して、最終的なプログレッシブ画像を生成し、出力する。

【0038】

次に、図 2 のフローチャートを参照して、本発明を適用した画像処理装置の IP 変換処理について説明する。

【0039】

ステップ S1 において、フィールドメモリ 11 a は、記憶していたフィールドデータをフィールドメモリ 11 b、イメージリフレッシュ 12 a、および、静止/動画領域判定部 17 に出力し、入力されたフィールドデータを記憶する。同時に、フィールドメモリ 11 b は、それまで記憶していたフィールドデータをフィールドメモリ 11 c、イメージリフレッシュ 12 b、および、静止/動画領域判定部 17 に出力する。また、フィールドメモリ 11 c は、それまで記憶していたフィールドデータをフィールドメモリ 11 d、および、静止/動画領域判定部 17 に出力し、フィールドメモリ 11 b より入力されたフィールドデータを記憶する。さらに、フィールドメモリ 11 d は、それまで記憶していたフィールドデータを静止/動画領域判定部 17 に出力し、フィールドメモリ 11 c より入力されたフィールドデータを記憶する。

【0040】

ステップ S2 において、イメージリフレッシュ 12 a、12 b は、1 次元垂直エッジ強調処理を施す。

【0041】

ここで、図 3 のフローチャートを参照して、イメージリフレッシュ 12 a、12 b の 1 次元垂直エッジ強調処理について説明する。尚、イメージリフレッシュ 12 a、12 b の処理は、連続する 2 個のフィールドデータに対して、同様の処理が実行されることになるので、ここでは、イメージリフレッシュ 12 a の処理

について説明する。

【0042】

ステップS21において、イメージリフレッシュ12aは、フィールドメモリ11aより入力されたフィールドデータのうち、処理していない画素があるか否かを判定し、処理していない画素があると判定された場合、その処理は、ステップS22に進む。

【0043】

ステップS22において、イメージリフレッシュ12aは、未処理画素を検索し、検索された未処理画素の垂直方向中心画素エネルギーを算出する。例えば、図4に示すようなフィールドデータが存在し、垂直方向の $y+1$ 、 y 、 $y-1$ の各ラインに、画素a乃至e、画素f乃至j、および、画素k乃至oが配置されているものとするとき、画素hの近傍のAエリア（図中実線で囲まれた範囲）の垂直方向中心画素エネルギー E_{V-h} は、以下の式により求められる。

$$E_{V-h} = | (b + c + d) - (l + m + n) | \cdots (1)$$

【0044】

ここで、 b 、 c 、 d 、 l 、 m 、および n は、画素 b 、 c 、 d 、 l 、 m 、および n の画素値である。すなわち、式(1)の垂直方向中心画素エネルギー E_V は、未処理画素を中心とした上のラインと下のラインに存在する画素値の和同士の差分の絶対値である。このため、相関のある画素同士が上下にある場合は、その画素値の差分には、大きな差がないので、垂直方向中心画素エネルギーも小さくなり、逆に、相関のない画素同士が上下にある場合、その画素値の差分には大きな差が現れることが多く、結果として垂直方向中心画素エネルギーも大きくなる。

【0045】

イメージリフレッシュ12aは、未処理画素の垂直方向中心画素エネルギー E_{V-h} を上記の式(1)を演算することにより求める。

【0046】

ステップS23において、イメージリフレッシュ12aは、求められた垂直方向中心画素エネルギー E_V が、所定の値以上であるか否かを判定し、所定の値以上であると判定した場合、すなわち、未処理の画素が垂直方向の画素との間に強い相

関が見られないと判定した場合、その処理は、ステップS24に進む。

【0047】

ステップS24において、イメージリフレッシュ12aは、未処理画素を含めた上下3個の画素の画素値を比較して最大値と最小値を求める。すなわち、例えば、図4に示すように、未処理画素が画素hであった場合、それを含めた上下の画素c, h, m（図4中の実線で囲まれたBエリア）の各画素値を読み出し、図5に示すように、その内の最大値（c, h, m）と最小値（c, h, m）を求める。

【0048】

ステップS25において、イメージリフレッシュ12aは、図4に示すBエリアの画素c, h, mに、図5に示すような1次元垂直フィルタ処理を施す。すなわち、1次元垂直フィルタとしては、 $(1/2 - \alpha/2, \alpha, 1/2 - \alpha/2)$ ($1 < \alpha \leq 2$) といったものであり、以下の式(2)に示すような演算により、フィルタ処理された画素値 $h_{v-filter}$ が求められる。

$$h_{v-filter} = c \times (1/2 - \alpha/2) + h \times \alpha + m \times (1/2 - \alpha/2) \cdots (2)$$

【0049】

ここで、 α は、 $1 < \alpha \leq 2$ の範囲で任意に設定できる定数であり、エッジの強調の程度を調節することができる。

【0050】

ステップS26において、イメージリフレッシュ12aは、図5に示すように、フィルタ処理した画素値 $h_{v-filter}$ と最大値（c, h, m）を比較し、フィルタ処理した画素値 $h_{v-filter}$ が最大値（c, h, m）以上であるか否かを判定し、最大値（c, h, m）以上であると判定した場合、ステップS27において、イメージリフレッシュ12aは、画素値 $h_{v-filter}$ を最大値（c, h, m）に置き換える。

【0051】

ステップS28において、イメージリフレッシュ12aは、最大値（c, h, m）に置き換えられた画素値を画素hの画素値としてバッファ13aに記憶させ、その処理は、ステップS21に戻り、全ての画素に1次元垂直エッジ強調処理

が施されたと判定されるまで同様の処理が繰り返される。

【0052】

ステップS23において、垂直方向中心画素エネルギー E_v が、所定の値以上ではないと判定された場合、すなわち、未処理の画素が上下の画素との間に強い相関が認められると判定された場合、その処理は、ステップS28に進み、イメージリフレッシュ12aは、画素hの画素値を、フィルタ処理することなく、そのままバッファ13aに記憶させ、その処理は、ステップS21に戻り、それ以降の処理が繰り返される。

【0053】

ステップS26において、フィルタ処理した画素値 $h_{v-filter}$ が最大値(c, h, m)以上ではないと判定した場合、ステップS29において、イメージリフレッシュ12aは、フィルタ処理した画素値 $h_{v-filter}$ と最小値(c, h, m)を比較し、フィルタ処理した画素値 $h_{v-filter}$ が最小値(c, h, m)以下であるか否かを判定し、フィルタ処理した画素値 $h_{v-filter}$ が最小値(c, h, m)以下であると判定した場合、その処理は、ステップS30に進む。

【0054】

ステップS30において、イメージリフレッシュ12aは、画素値 $h_{v-filter}$ を最小値(c, h, m)に置き換え、ステップS28において、最小値(c, h, m)に置き換えられた画素値を、画素hの画素値としてバッファ13aに記憶する。

【0055】

ステップS29において、フィルタ処理した画素値 $h_{v-filter}$ が最小値(c, h, m)以下ではないと判定した場合、その処理は、ステップS28に進み、イメージリフレッシュ12aは、フィルタ処理された画素値 $h_{v-filter}$ を、画素hの画素値としてバッファ13aに記憶させ、その処理は、ステップS21に戻る。

【0056】

すなわち、ステップS23の処理で、垂直方向中心画素エネルギーの値が所定の閾値以上である場合（未処理画素が上下の画素との間に強い相関が認められない

場合)、図5に示すように、ステップS24の処理で求められた最大値(c, h, m)、および、最小値(c, h, m)が、画素c, h, mの局所的な範囲の最大値と最小値とみなされ、ステップS25の処理で求められたフィルタ処理した画素値が、その最小値と最大値の範囲に含まれたときは、フィルタ処理した画素値をバッファ13aに記憶させ、その範囲以下のときは画素値を最小値に、その範囲以上のときは画素値を最大値にして、バッファ13aに記憶させる。ステップS23の処理で、垂直方向中心画素エネルギーの値が所定の閾値以上ではない場合、すなわち、上下の画素と相関が強い場合、元の画素値がそのままバッファ13aに記憶される。

【0057】

ここで、図2のフローチャートの説明に戻る。

【0058】

ステップS2において、1次元エッジ強調処理が実行された後、ステップS3において、イメージリフレッシャ12aは、1次元水平エッジ強調処理を実行する。

【0059】

ここで、図6のフローチャートを参照して、1次元水平エッジ強調処理について説明する。

【0060】

ステップS41において、イメージリフレッシャ12aは、バッファ13aに記憶された1次元垂直エッジ強調処理されているフィールドデータの各画素について1次元水平エッジ処理を施していない画素があるか否かを判定し、未処理の画素が存在すると判定した場合、その処理は、ステップS42に進む。

【0061】

ステップS42において、イメージリフレッシャ12aは、未処理画素を検索し、検索された未処理画素の水平方向中心画素エネルギーを算出する。例えば、図7に示すようなフィールドデータが存在し、垂直方向の $y+1$, y , $y-1$ の各ラインに、画素a乃至e、画素f乃至j、および、画素k乃至oが配置されているものとするとき、画素hの近傍のAエリア(図中実線で囲まれた範囲)の水平

方向中心画素エネルギー E_{H-h} は、以下の式により求められる。

$$E_{H-h} = | (d + i + n) - (b + g + l) | \cdots (3)$$

【0062】

ここで、 b, d, g, i, l 、および n は、画素 b, d, g, i, l 、および n の画素値である。すなわち、式(3)の水平方向中心画素エネルギー E_H は、未処理画素を中心とした右のラインと左のラインに存在する画素値の和同士の差分の絶対値である。このため、相関のある画素同士が左右にある場合は、その画素値の差分には、大きな差がないので、水平方向中心画素エネルギーも小さくなり、逆に、相関のない画素同士が左右にある場合、その画素値の差分には大きな差が現れることが多いので、水平方向中心画素エネルギーも大きくなる。

【0063】

イメージリフレッシュ12aは、上記の式(3)を演算し、未処理画素の水平方向中心画素エネルギー E_H を求める。

【0064】

ステップS43において、イメージリフレッシュ12aは、求められた水平方向中心画素エネルギー E_v が、所定の値以上であるか否かを判定し、所定の値以上であると判定した場合、すなわち、未処理の画素が左右の画素と強い相関が見られないと判定した場合、その処理は、ステップS44に進む。

【0065】

ステップS44において、イメージリフレッシュ12aは、未処理画素を含めた左右5個の画素の画素値を比較して最大値と最小値を求める。すなわち、例えば、図7に示すように、未処理画素が画素 h であった場合、それを含めた左右の画素 f 乃至 j （図7中の実線で囲まれたBエリア）の各画素値を読み出し、図8に示すように、その内の最大値（ f, g, h, i, j ）と最小値（ f, g, h, i, j ）を求める。

【0066】

ステップS45において、イメージリフレッシュ12aは、図7に示すBエリアの画素 f 乃至 j に、図8に示すような1次元水平フィルタ処理を施す。すなわち、1次元垂直フィルタとしては、 $(1/4 - \alpha/2, 1/4, \alpha, 1/4, 1/4 - \alpha/2)$ （

$1 < \alpha \leq 2$) といったものであり、以下に示す式(4)を演算することにより、フィルタ処理された画素値 $h_{H-filter}$ が求められる。

$$h_{H-filter} = f \times (1/4 - \alpha/2) + g \times 1/4 + h \times \alpha + i \times 1/4 + j \times (1/4 - \alpha/2) \dots (4)$$

【0067】

ここで、 α は、 $1 < \alpha \leq 2$ の範囲で任意に設定できる定数であり、エッジの強調の程度を調節することができる。

【0068】

ステップS46において、イメージリフレッシュ12aは、フィルタ処理した画素値 $h_{H-filter}$ と最大値 (f, g, h, i, j) を比較し、フィルタ処理した画素値 $h_{H-filter}$ が最大値 (f, g, h, i, j) 以上であるか否かを判定し、最大値 (f, g, h, i, j) 以上であると判定した場合、ステップS47において、イメージリフレッシュ12aは、画素値 $h_{H-filter}$ を最大値 (f, g, h, i, j) に置き換える。

【0069】

ステップS48において、イメージリフレッシュ12aは、最大値 (f, g, h, i, j) に置き換えられた画素値を画素hの画素値としてフィールドメモリ11eに記憶させ、その処理は、ステップS41に戻り、全ての画素に1次元水平エッジ強調処理が施されたと判定されるまで同様の処理が繰り返される。

【0070】

ステップS43において、水平方向中心画素エネルギー E_H が、所定の値以上ではないと判定された場合、すなわち、未処理の画素が左右の画素との間に強い相関が見られると判定された場合、その処理は、ステップS48に進み、イメージリフレッシュ12aは、画素hの画素値をそのままフィールドメモリ11eに記憶させ、その処理は、ステップS41に戻る。

【0071】

ステップS46において、フィルタ処理した画素値 $h_{H-filter}$ が最大値 (f, g, h, i, j) 以上ではないと判定した場合、ステップS49において、イメージリフレッシュ12aは、フィルタ処理した画素値 $h_{H-filter}$ と最小値 ($f,$

g, h, i, j) を比較し、フィルタ処理した画素値 $h_{H-filter}$ が最小値 (f, g, h, i, j) 以下であるか否かを判定し、フィルタ処理した画素値 $h_{H-filter}$ が最小値 (f, g, h, i, j) 以下であると判定した場合、その処理は、ステップ S50 に進む。

【0072】

ステップ S50 において、イメージリフレッシュ 12a は、画素値 $h_{H-filter}$ を最小値 (f, g, h, i, j) に置き換え、ステップ S48 において、最小値 (f, g, h, i, j) に置き換えられた画素値を、画素 h の画素値としてフィールドメモリ 11e に記憶する。

【0073】

ステップ S49 において、フィルタ処理した画素値 $h_{H-filter}$ が最小値 (f, g, h, i, j) 以下ではないと判定した場合、その処理は、ステップ S48 に進み、イメージリフレッシュ 12a は、フィルタ処理された画素値 $h_{H-filter}$ を、画素 h の画素値としてフィールドメモリ 11e に記憶させ、その処理は、ステップ S41 に戻る。

【0074】

すなわち、ステップ S43 の処理で、水平方向中心画素エネルギーの値が所定の閾値以上である場合（未処理画素が左右の画素との間に強い相関が認められない場合）、図 8 に示すように、ステップ S44 の処理で求められた最大値 (f, g, h, i, j)、および、最小値 (f, g, h, i, j) が、画素 f, g, h, i, j の局所的な範囲の最大値と最小値とみなされ、ステップ S45 の処理で求められたフィルタ処理した画素値が、その最小値と最大値の範囲に含まれたときは、フィルタ処理した画素値をフィールドメモリ 11e に記憶させ、その範囲以下のときは画素値を最小値に、その範囲以上のときは画素値を最大値にして、フィールドメモリ 11e に記憶させる。ステップ S43 の処理で、水平方向中心画素エネルギーの値が所定の閾値以上ではない場合、元の画素値がそのままフィールドメモリ 11e に記憶される。

【0075】

ここで、図 2 のフローチャートの説明に戻る。

【0076】

尚、イメージリフレッシュ12bは、同じタイミングで1フィールド分遅れたフィールドデータをフィールドメモリ11bから読んで、イメージリフレッシュ12aと同様に、図2のステップS2、S3の処理で、1次元垂直エッジ強調処理、および、1次元水平エッジ強調処理を施し、エッジ強調したフィールドデータを生成して、フィールドメモリ11fに記憶させている。ここでは、同様の処理であるので、その説明は省略する。

【0077】

ステップS3において、1次元水平エッジ強調処理が実行された後、ステップS4において、フィールド間補間部15は、フィールド間補間処理を実行する。

【0078】

ここで、図9のフローチャートを参照して、フィールド間補間処理について説明する。

【0079】

ステップS61において、フィールド間補間部15は、フィールドメモリ11e、11fに記憶されているフィールドデータを読み出す。ステップS62において、フィールドメモリ11eから読み出したフィールドデータと、フィールドメモリ11fから読み出したフィールドデータを合成して、補間メモリ16bに記憶させる。

【0080】

すなわち、例えば、時刻tのタイミングで読込まれたフィールドデータがフィールドメモリ11eに記憶されているとすれば、フィールドメモリ11fに記憶されているフィールドデータは、時刻t-1のタイミングで読込まれたフィールドデータである。このため、時刻tのタイミングで読込まれたフィールドデータと、時刻t-1のタイミングで読込まれたフィールドデータの垂直方向に配置された画素の位置は、図10に示すように、時刻tのフィールドデータ上の画素A、Bと、時刻t-1のフィールドデータ上の画素C、Dのようにずれて配置されることになる。このとき、時刻tのフィールドデータに補間しようとする画素の位置は、時刻t-1のフィールドデータの画素の位置と同様である。

【0081】

そこで、時刻 t のフィールドデータの各画素の間のラインに、時刻 $t-1$ のフィールドデータを、例えば、図10の画素C、Dをコピーするように、画素E、Fとして合成し、プログレッシブ画面を生成し、補間メモリ16bに記憶させる。

【0082】

すなわち、静止画領域の画素は、その画素値が時刻により大きく変化しないので、このようなフィールド間補間処理により生成することができる。

【0083】

ここで、図2のフローチャートの説明に戻る。

【0084】

ステップS4において、フィールド間補間処理が実行された後、ステップS5において、フィールド内補間部14は、フィールド内補間処理を実行する。

【0085】

ここで、図11を参照して、フィールド内補間部14のフィールド内補間処理について説明する。

【0086】

ステップS71において、フィールド内補間部14は、フィールドメモリ11eに記憶されたフィールドデータを検索し、補間されていない画素が存在するかどうかを判定し、補間されていない画素が存在すると判定した場合、その処理は、ステップS72に進む。

【0087】

ステップS72において、フィールド内補間部14は、補間しようとする画素の位置を読み出し、ステップS73において、補間しようとする画素位置近傍の近傍エネルギー E_{near} を求める。ここで、補間しようとする画素位置近傍の近傍エネルギー E_{near} は、例えば、図12に示すように、垂直方向に $y-1$ 、 $y+1$ のライン上に、それぞれ画素a乃至eおよび画素g乃至kが存在し、その間の y のライン上に画素fを補間しようとする場合、以下の式(5)から求められる。

$$E_{near-f} = |a-k| + |b-j| + |c-i| + |d-h| + |e-g| + \dots \quad (5)$$

【0088】

ここで、 a 乃至 k は、画素 a 乃至 k の画素値である。

【0089】

すなわち、補間しようとする画素位置近傍の近傍エネルギー E_{near} は、補間しようとする画素位置の上下のライン上に存在する画素のうち、補間しようとする画素位置を中心として点対称となる位置の画素値同士の差分の絶対値を加算したものである。このため、近傍エネルギー E_{near} の値が大きいほど、補間しようとする画素は、エッジ部分を形成している可能性が高く、逆に、その値が小さいほど、補間しようとする画素は、エッジやテクスチャ部分には存在しない可能性が高くなる。

【0090】

ステップ S74 において、フィールド内補間部 14 は、近傍エネルギー E_{near} が所定の値より大きいかな否かを判定し、大きいと判定した場合（エッジ部分を形成している可能性が高いと判定した場合）、その処理は、ステップ S75 に進む。

【0091】

ステップ S75 において、フィールド内補間部 14 は、補間しようとする画素の近傍の画素から、相関の高い方向の画素の組合せを求める。すなわち、相関とは、補間しようとする画素を中心として、その点対称の位置に存在する画素間の画素値の差分の絶対値である。例えば、図 12 にしめすように、画素 f を補間しようとするとき、求めるべき相関は、 $|a - k|$ 、 $|b - j|$ 、 $|c - i|$ 、 $|d - h|$ 、 $|e - g|$ である。さらに、これらを求めた後、最も小さい値をとる組合せを検出し、これを最も相関の高い画素の組合せとする。すなわち、相関が高いということは、画素値に大きな変化がないことになるので、差分の絶対値が小さいものほど相関が高いことになる。例えば、 $|b - j|$ が最も小さい値をとった場合、画素 b 、 j を結ぶ直線方向が相関の高い方向の画素の組合せと言うことになる。

【0092】

ステップ S76 において、検出された方向の画素の組合せから補間画素を生成する。すなわち、例えば、図 12 に示す画素 b 、 j の組合せが最も相関の高い方

向の画素の組合せであるとき、補間される画素 f の画素値は、以下の式 (6) から求められる。

$$f = 1/2 \times (b + j) \cdots (6)$$

【0093】

ステップ S77において、フィールド間補間部 14 は、補間された画素値が上下方向に対して正しく変化しているか否かを判定する。例えば、図 12 に示す画素 f を補間するとき、フィールド内補間部 14 は、以下の式 (7) に示す判定式 J を演算し、その演算結果の正負によりこれを判定する。

$$J = (f - c) \times (i - f) \cdots (7)$$

【0094】

ここで、 c 、 f は、補間された画素 f の上下に存在する画素 c 、 f の画素値である。

【0095】

すなわち、通常上下方向には、画素値は単調増加するか、単調減少する可能性が高いので、これをもって画素値の変化が正しいか否かを判定する。判定式 J は、単調増加、または、単調減少する場合、正の値となり、逆に、単調増加、または、単調減少しない場合、負の値となる。

【0096】

そこで、判定式 J が正の値である場合、フィールド内補間部 14 は、画素値が上下方向に対して正しく変化していると判定し、その処理は、ステップ S78 に進む。

【0097】

ステップ S78において、フィールド内補間部 14 は、相関の高い方向の画素の組合せから生成された画素値を補間画素の画素値として補間メモリ 16a に記憶させ、その処理は、ステップ S71 に戻り、全ての画素が補間されるまで以上の処理が繰り返される。

【0098】

ステップ S74において、近傍エネルギー E_{near} が所定の閾値よりも大きくないと判定された場合、ステップ S79において、上下の画素を用いた線形補間によ

り画素値を生成し、生成した画素値を補間メモリ 1 6 a に記憶させる。すなわち、例えば、図 1 2 に示す画素 f を補間する場合、その上下に存在する画素 c, i の画素値から以下の式 (8) より線形補間により画素値を求め、これを補間画素の画素値として補間メモリ 1 6 a に記憶させ、その処理は、ステップ S 7 1 に戻り、補間しようとする画素が全て補間されるまで処理が繰り返される。

$$f = 1/2 (c + i) \cdots (8)$$

【0 0 9 9】

ステップ S 7 7 において、画素値が上下方向に対して正しく変化していないと判定された場合、すなわち、判定式 J が負の値である場合、その処理は、ステップ S 7 9 に進む。

【0 1 0 0】

ここで、図 2 のフローチャートの説明に戻る。

【0 1 0 1】

ステップ S 5 において、フィールド内補間処理が実行された後、ステップ S 6 において、静止/動画領域判定部 1 7 が、静止動画領域判定処理を実行する。

【0 1 0 2】

ここで、図 1 3 のフローチャートを参照して、静止動画領域判定処理について説明する。

【0 1 0 3】

ステップ S 9 1 において、静止/動画領域判定部 1 7 は、静止/動画領域判定されていない画素が存在するか否かを判定し、静止/動画領域判定されていない画素が存在すると判定された場合、その処理は、ステップ S 9 2 に進む。

【0 1 0 4】

ステップ S 9 2 において、静止動画領域判定されていない画素を注目画素として検索し、その注目画素の位置を読み出す。ステップ S 9 3 において、静止/動画領域判定部 1 7 は、注目画素近傍のフィールド間とフィールド内の画素間の時間差分（画素値の時間差分）の絶対値を計算する。すなわち、例えば、図 1 4 に示すように、垂直方向に並ぶ画素として、時刻 t のフィールドデータ上に画素 a, b が存在し、その間に注目画素 s（補間しようとする画素）が存在するものと

する。また、時刻 $t-1$ のフィールドデータ上には、画素 c 、 d が、時刻 $t-2$ のフィールドデータ上には、画素 e 、 f が、時刻 $t-3$ のフィールドデータ上には、画素 g 、 h がそれぞれ存在するものとする。このとき、時刻 t と時刻 $t-2$ のフィールドデータは、画素の存在する垂直方向のラインが同一であり、また、時刻 $t-1$ と時刻 $t-3$ のフィールドデータは、画素の存在する垂直方向のラインが同一であり、それぞれ相互に存在するラインが垂直方向に1ラインづつ、ずれた位置関係となっている。さらに、図14中の時刻 t 乃至 $t-3$ までのフィールドデータは、水平方向に対して同一のライン上の画素位置を示している。

【0105】

この状態で、フィールド間の時間差分の絶対値は、 $|a-c|$ と $|b-c|$ であり、また、フィールド内の時間差分の絶対値は、 $|a-e|$ 、 $|c-g|$ 、および、 $|b-f|$ である。静止/動画領域判定部17は、フィールドメモリ11a乃至11dより時刻 t 乃至 $t-3$ のフィールドデータを読み込み、これらのフィールドデータから、フィールド間の時間差分の絶対値($|a-c|$ 、および、 $|b-c|$)と、フィールド内の時間差分の絶対値($|a-e|$ 、 $|c-g|$ 、および、 $|b-f|$)を演算する。

【0106】

ステップS94において、静止/動画領域判定部17は、フィールド間とフィールド内のそれぞれの時間的差分の絶対値の最大値を求める。

【0107】

ステップS95において、静止/動画領域判定部17は、フィールド内の時間的差分の絶対値の最大値が、フィールド間の時間的差分の絶対値の最大値の1/3倍よりも大きいかな否かを判定し、フィールド内の時間的差分の絶対値の最大値が、フィールド間の時間的差分の絶対値の最大値の1/3倍よりも大きいと判定した場合、ステップS96において、静止/動画領域判定部17は、注目画素を動画画素として記憶し、その処理は、ステップS91に戻り、全ての画素が静止動画領域判定されるまで、同様の処理が繰り返される。

【0108】

ステップS95において、フィールド内の時間的差分の絶対値の最大値が、フ

ィールド間の時間的差分の絶対値の最大値の1/3倍よりも大きくないと判定された場合、ステップS 9 7において、静止/動画領域判定部1 7は、2個のフィールド内の時間的差分同士の乗算結果が負で、かつ、加算結果の絶対値が所定の閾値よりも小さいか否かを判定し、2個のフィールド内の時間的差分同士の乗算結果が負で、かつ、加算結果の絶対値が所定の閾値よりも小さいと判定した場合、その処理は、ステップS 9 8に進む。

【0 1 0 9】

ステップS 9 8において、静止/動画領域判定部1 7は、2個のフィールド内時間的差分の絶対値の一方が所定の最小閾値よりも大きく、かつ、他方の1/2倍よりも大きいと判定し、2個のフィールド内時間的差分の絶対値の一方が所定の最小閾値よりも大きく、かつ、他方の1/2倍よりも大きいと判定した場合、その処理は、ステップS 9 6に進み、2個のフィールド内時間的差分の絶対値の一方が所定の最小閾値よりも大きく、かつ、他方の1/2倍よりも大きくないと判定した場合、その処理は、ステップS 9 9に進む。

【0 1 1 0】

ステップS 9 9において、静止/動画領域判定部1 7は、2個のフィールド内時間的差分の絶対値の一方が所定の最大閾値よりも大きく、かつ、他方の1/4倍よりも大きいと判定し、2個のフィールド内時間的差分の絶対値の一方が所定の最大閾値よりも大きく、かつ、他方の1/4倍よりも大きいと判定した場合、その処理は、ステップS 9 6に進み、2個のフィールド内時間的差分の絶対値の一方が所定の最大閾値よりも大きく、かつ、他方の1/4倍よりも大きくないと判定した場合、その処理は、ステップS 1 0 0に進む。

【0 1 1 1】

ステップS 1 0 0において、静止/動画領域判定部1 7は、注目画素を静止画領域の画素として記憶し、その処理は、ステップS 9 1に進む。

【0 1 1 2】

ステップS 9 7において、2つのフィールド内の時間的差分同士の乗算結果が負で、かつ、加算結果の絶対値が所定の閾値よりも小さくないと判定された場合、その処理は、ステップS 1 0 0に進む。

【0113】

すなわち、ステップS95の処理で、静止/動画領域判定部17は、フィールド内の時間的差分の絶対値の最大値が、フィールド間時間的差分の絶対値の最大値の1/3倍よりも大きいと判定した場合、注目画素は、動画素とみなされ、それ以外の場合、2個のフィールド内の時間的差分の乗算結果が負で、かつ、加算結果の絶対値が所定の閾値よりも小さいという条件の下で、2個のフィールド内時間的差分の絶対値の一方が、所定の最小閾値よりも大きく、他方の1/2倍よりも大きいときか、或いは、2個のフィールド内時間的差分の絶対値の一方が所定の最大閾値よりも大きく、他方の1/4倍よりも大きいとき、やはり、注目画素は動画素とみなされ、それ以外の場合、注目画素は静止画素としてみなされる。

【0114】

ここで、図2のフローチャートの説明に戻る。

【0115】

ステップS6において、静止動画領域判定処理が実行されると、ステップS7において、セクタ18によりセレクト処理が実行される。

【0116】

ここで、図15のフローチャートを参照して、セレクト処理について説明する。

【0117】

ステップS111において、セクタ18は、補間されていない注目画素が存在するか否かを判定する。ステップS112において、セクタ18は、注目画素の位置を読み出す。ステップS113において、セクタ18は、静止/動画領域判定部17に、読み出した画素位置に対応する画素が、注目画素が動画素であるか否かを問い合わせ、判定し、動画素であると判定した場合、その処理は、ステップS114に進む。

【0118】

ステップS114において、セクタ18は、読み出した画素の位置に対応する、補間メモリ16aに記憶された動画領域の画素として補間された画素値を読み出し、プログレッシブ画面として出力しようとする画素として挿入して記憶する。

と共に、その処理は、ステップ S 1 1 1 に戻る。

【 0 1 1 9 】

ステップ S 1 1 3 において、注目画素が動画素ではない、すなわち、静止画素であると判定された場合、ステップ S 1 1 5 において、セクタ 1 8 は、読み出した画素の位置に対応する、補間メモリ 1 6 b に記憶された静止画領域の画素として補間された画素値を読み出し、プログレッシブ画面として出力しようとする画素に挿入して記憶すると共に、その処理は、ステップ S 1 1 1 に戻り、ステップ S 1 1 1 において、全ての画素が補間されるまでこの処理を繰り返す。

【 0 1 2 0 】

すなわち、セクタ 1 8 は、読み出した注目画素の位置に基づいて、静止/動画領域判定部 1 7 に問い合わせ、各画素毎に静止画領域の画素として記憶されているか、動画領域の画素として記憶されているかを照合し、動画領域の画素であった場合、補間メモリ 1 6 a に記憶されたフィールド内補間部 1 4 により動画素として補間された画素値を挿入し、また、注目画素が静止画領域であった場合、補間メモリ 1 6 b に記憶されたフィールド間補間部 1 5 により静止画素として補間された画素値を挿入する。

【 0 1 2 1 】

ここで、図 2 のフローチャートの説明に戻る。

【 0 1 2 2 】

ステップ S 7 のセレクト処理が終了すると、ステップ S 8 において、セクタ 1 8 は、生成されたプログレッシブ画像を図示せぬ後段の装置に出力する。

【 0 1 2 3 】

以上においては、イメージリフレッシュャ 1 2 a は、3 タップの垂直フィルタと 5 タップの水平フィルタを用いた場合について説明してきたが、3 タップの垂直フィルタと 3 タップの水平フィルタを用いるようにしてもよい。また、この場合、例えば、図 1 6 に示すように、垂直フィルタは、 $(1/4 - \alpha/2, \alpha + 1/2, 1/4 - \alpha/2)$ となり、水平フィルタは、 $(1/4 - \alpha/2, \alpha + 1/2, 1/4 - \alpha/2)$ となるようにしてもよい。さらに、水平フィルタは、読み出した 5 個の画素値に対して 1 個おきに（例えば、画素 f, g, h, i, j が順次読込まれたとき、画素 f,

h, j に対して) フィルタ処理を施す。また、3 タップの垂直フィルタと5 タップの水平フィルタの場合と、3 タップの垂直フィルタと3 タップの水平フィルタの場合とを、両方使用できるようにして、ユーザにより切替えられるようにしても良い。また、水平フィルタと垂直フィルタは、それ以外の異なるタップ数のものを使用するようにしても良い。また、補間に使用するフィールドデータ、または、画素は、連続するものでなくても良く、例えば、1個毎に使用したり、それ以上の数毎に使用するようにしても良い。

【0124】

さらに、未処理画素近傍の近傍エネルギーの演算式は、式(5)のほかに、以下の式(9)を使用するようにしても良く、ユーザにより切替えられるようにしても良い。

$$E_{\text{near-f}} = |a - g| + |b - h| + |c - i| + |d - j| + |e - k| \dots (9)$$

【0125】

以上によれば、インタレース画像からプログレッシブ画像に変換する処理において、高域成分の乏しい画像でも正しくエッジを強調させることが可能になると共に、静止画領域の垂直解像度を向上させ、動画領域の斜めエッジを滑らかに補間させることができ、さらに、変換処理時のエラーを抑制させるようにすることが可能となる。

【0126】

上述した一連の処理は、ハードウェアにより実行させることもできるが、ソフトウェアにより実行させることもできる。一連の処理をソフトウェアにより実行させる場合には、そのソフトウェアを構成するプログラムが、専用のハードウェアに組み込まれているコンピュータ、または、各種のプログラムをインストールすることで、各種の機能を実行させることが可能な、例えば汎用のパーソナルコンピュータなどに記録媒体からインストールされる。

【0127】

図18は、画像処理装置をソフトウェアにより実現する場合のパーソナルコンピュータの一実施の形態の構成を示している。パーソナルコンピュータのCPU1

01は、パーソナルコンピュータの動作の全体を制御する。また、CPU101は、バス104および入出力インターフェース105を介してユーザからキーボードやマウスなどからなる入力部106から指令が入力されると、それに対応してROM(Read Only Memory)102に格納されているプログラムを実行する。あるいはまた、CPU101は、ドライブ110に接続された磁気ディスク111、光ディスク112、光磁気ディスク113、または半導体メモリ114から読み出され、記憶部108にインストールされたプログラムを、RAM(Random Access Memory)103にロードして実行する。これにより、上述した画像処理装置の機能が、ソフトウェアにより実現されている。さらに、CPU101は、通信部109を制御して、外部と通信し、データの授受を実行する。

【0128】

プログラムが記録されている記録媒体は、図18に示すように、コンピュータとは別に、ユーザにプログラムを提供するために配布される、プログラムが記録されている磁気ディスク111（フロッピーディスクを含む）、光ディスク112（CD-ROM(Compact Disk-Read Only Memory), DVD (Digital Versatile Disk)を含む）、光磁気ディスク113（MD (Mini-Disc)を含む）、もしくは半導体メモリ114などよりなるパッケージメディアにより構成されるだけでなく、コンピュータに予め組み込まれた状態でユーザに提供される、プログラムが記録されているROM102や、記憶部108に含まれるハードディスクなどで構成される。

【0129】

尚、本明細書において、記録媒体に記録されるプログラムを記述するステップは、記載された順序に沿って時系列的に行われる処理は、もちろん、必ずしも時系列的に処理されなくとも、並列的あるいは個別に実行される処理を含むものである。

【0130】

【発明の効果】

本発明の画像処理装置および方法、並びにプログラムによれば、変換しようとするインタレース方式の画像のフィールドの画素と、それとは異なるフィールド

の画素から、プログレッシブ方式の画像の画素を補間し、変換しようとするインタレース方式の画像のフィールド内の画素から、プログレッシブ方式の画像の画素を補間し、補間されるプログレッシブ方式の画像の画素が動画素であるか、または、静止画素であるかを判定し、判定結果に基づいて、フィールド内補間された画素か、または、フィールド間補間された画素のいずれかを選択するようにしたので、インタレース画像からプログレッシブ画像に変換する処理において、高域成分の乏しい画像でも、エッジを強調させることができ、静止画領域の垂直解像度を向上させ、動画領域の斜めエッジを滑らかに補間することが可能になると共に、変換処理時のエラーを抑制することが可能になる。

【図面の簡単な説明】

【図 1】

本発明を適用した画像処理装置のブロック図である。

【図 2】

図 1 の画像処理装置の IP 変換処理を説明するフローチャートである。

【図 3】

1 次元垂直エッジ強調処理を説明するフローチャートである。

【図 4】

1 次元垂直フィルタを説明する図である。

【図 5】

1 次元垂直フィルタを説明する図である。

【図 6】

1 次元水平エッジ強調処理を説明するフローチャートである。

【図 7】

1 次元水平フィルタを説明する図である。

【図 8】

1 次元水平フィルタを説明する図である。

【図 9】

フィールド間補間処理を説明するフローチャートである。

【図 10】

フィールド間補間処理を説明する図である。

【図11】

フィールド内補間処理を説明するフローチャートである。

【図12】

フィールド内補間処理を説明する図である。

【図13】

静止/動画領域判定処理を説明するフローチャートである。

【図14】

静止/動画領域判定処理を説明する図である。

【図15】

セレクト処理を説明するフローチャートである。

【図16】

1次元垂直フィルタを説明する図である。

【図17】

1次元水平フィルタを説明する図である。

【図18】

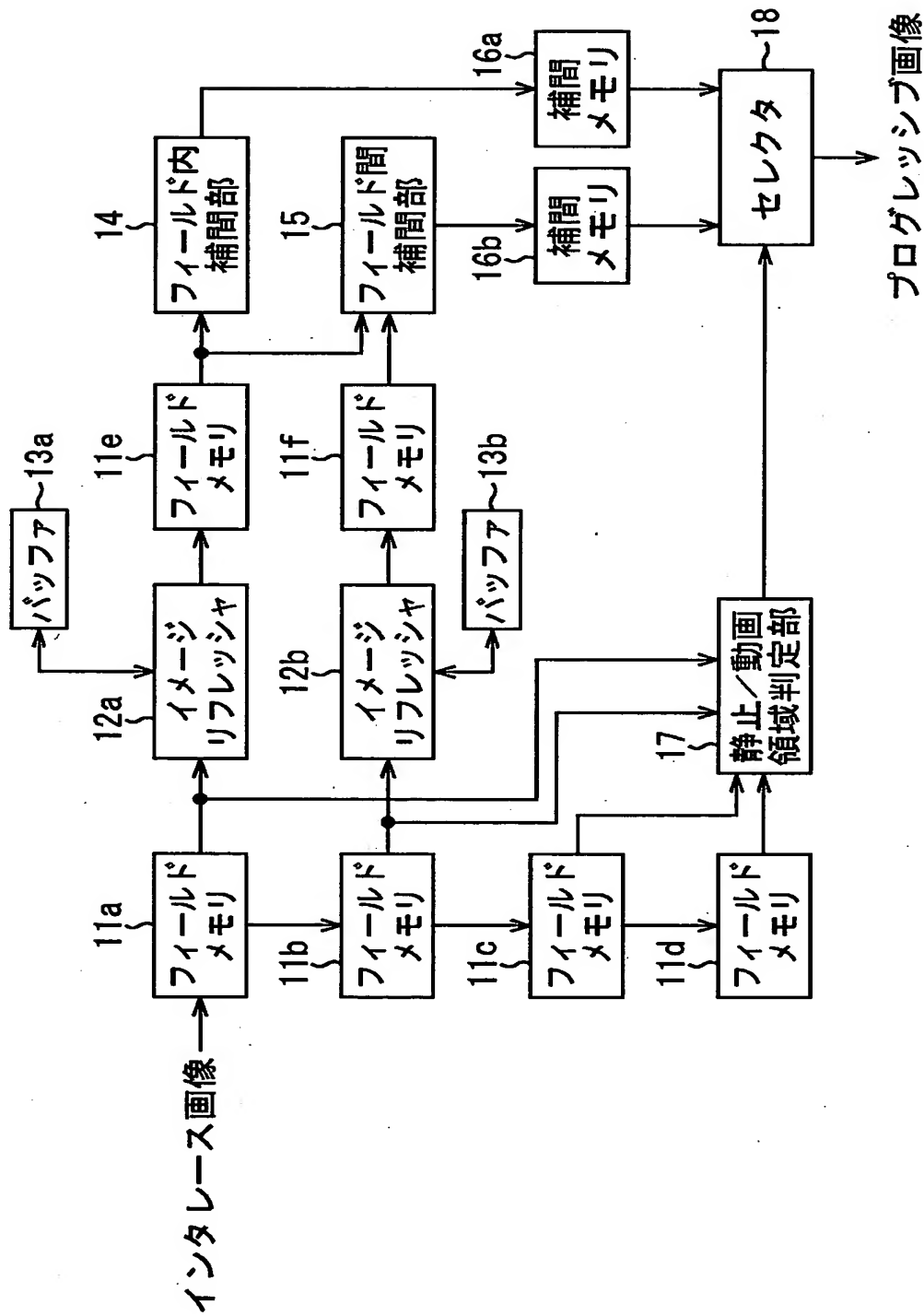
媒体を説明する図である。

【符号の説明】

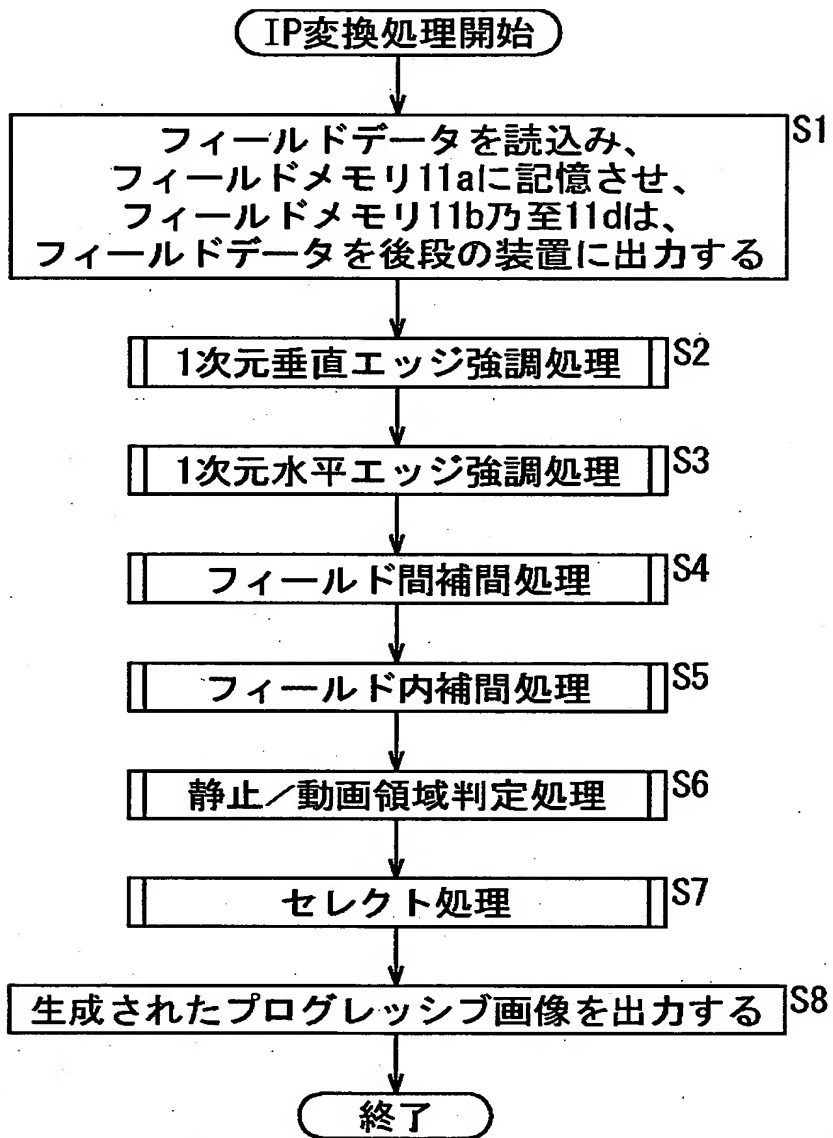
11a乃至11f フィールドメモリ, 12a, 12b イメージリフレッシュ
ャ, 13a, 13b バッファ, 14 フィールド内補間部, 15 フィールド
間補間部, 16a, 16b 補間メモリ, 17 静止/動画領域判定部, 18
セクタ

【書類名】 図面

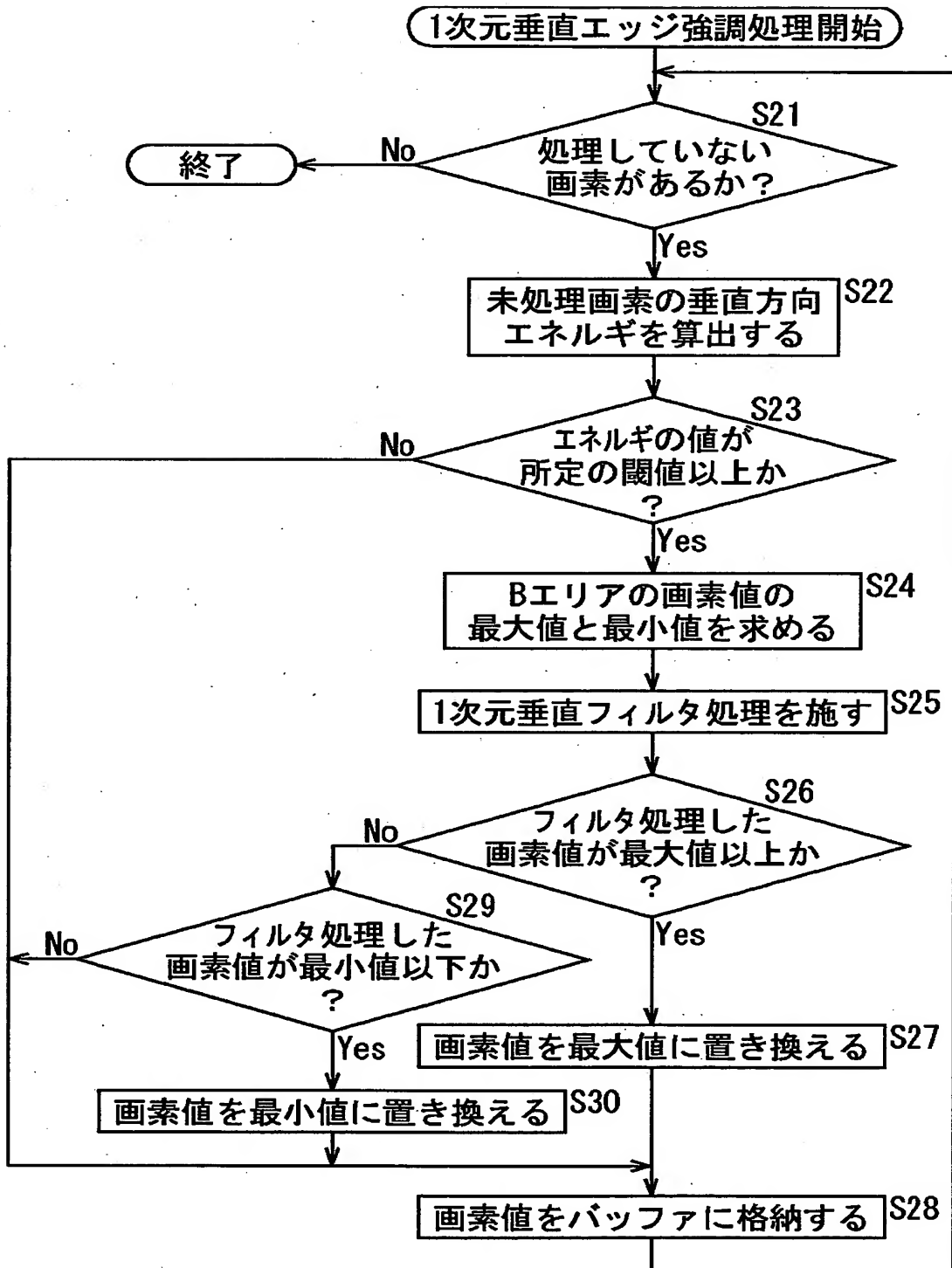
【図 1】



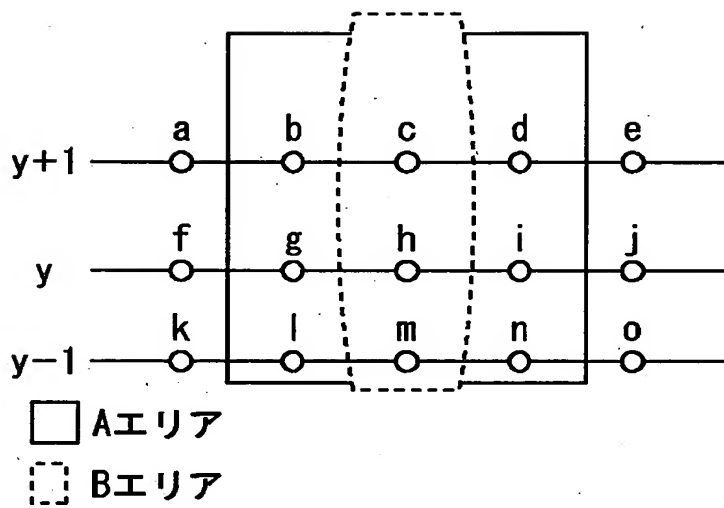
【図 2】



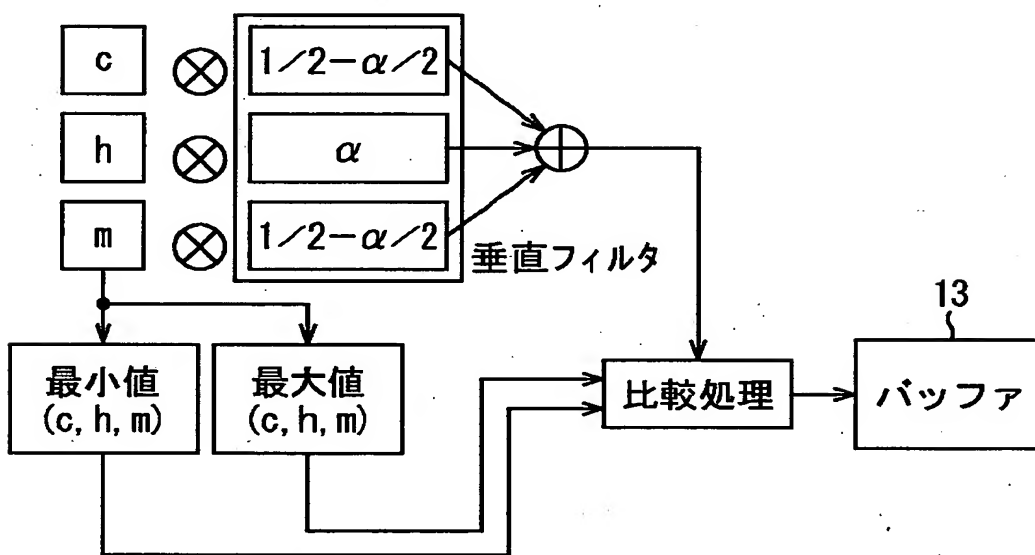
【図3】



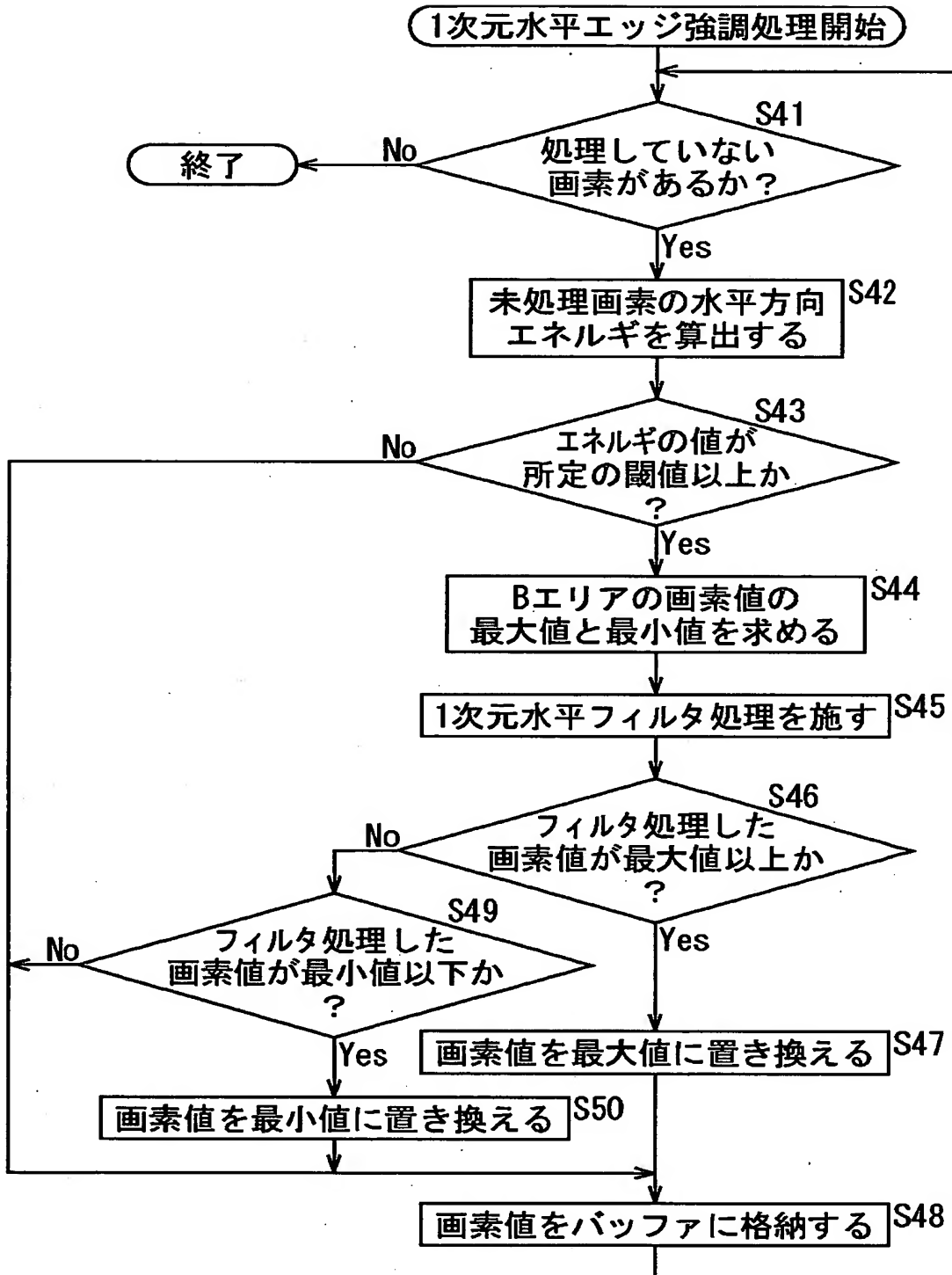
【図4】



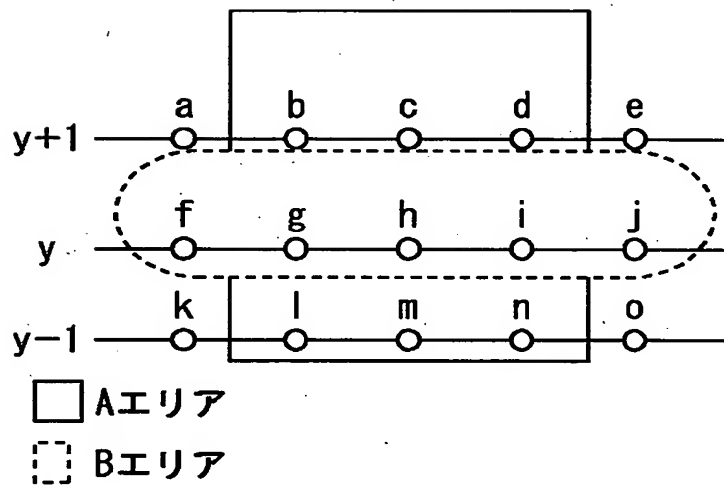
【図5】



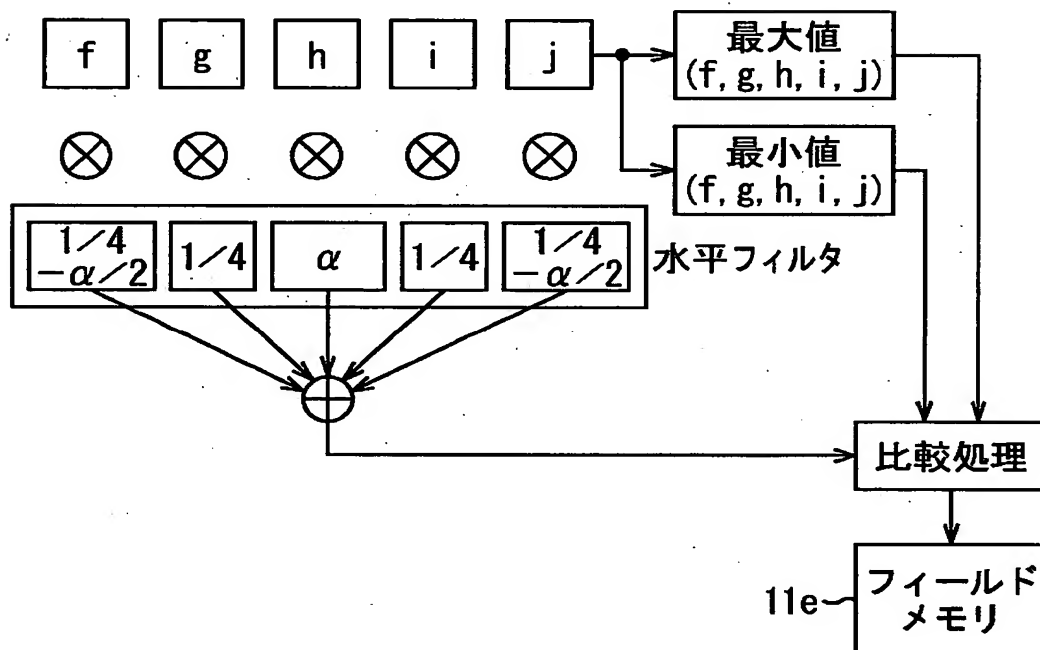
【図 6】



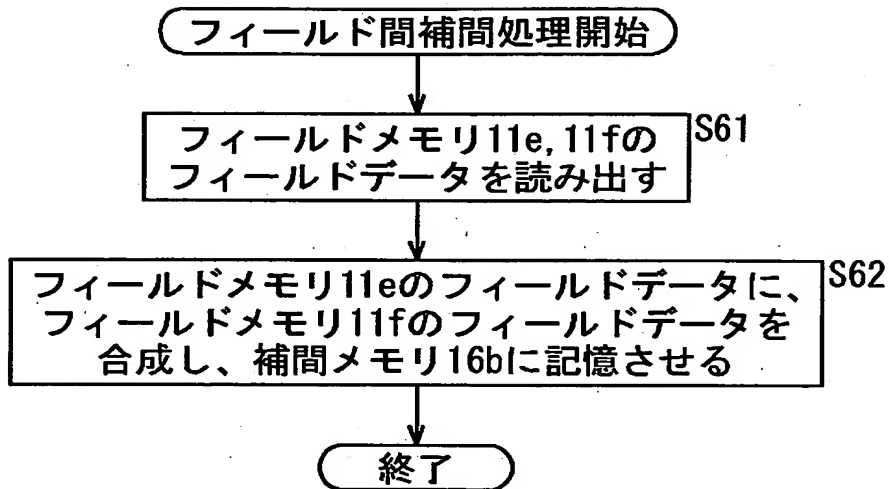
【図7】



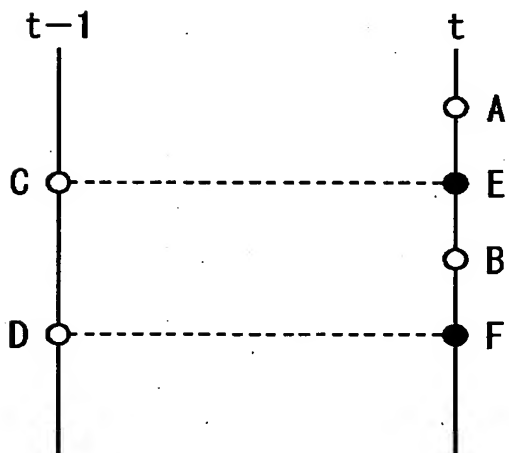
【図8】



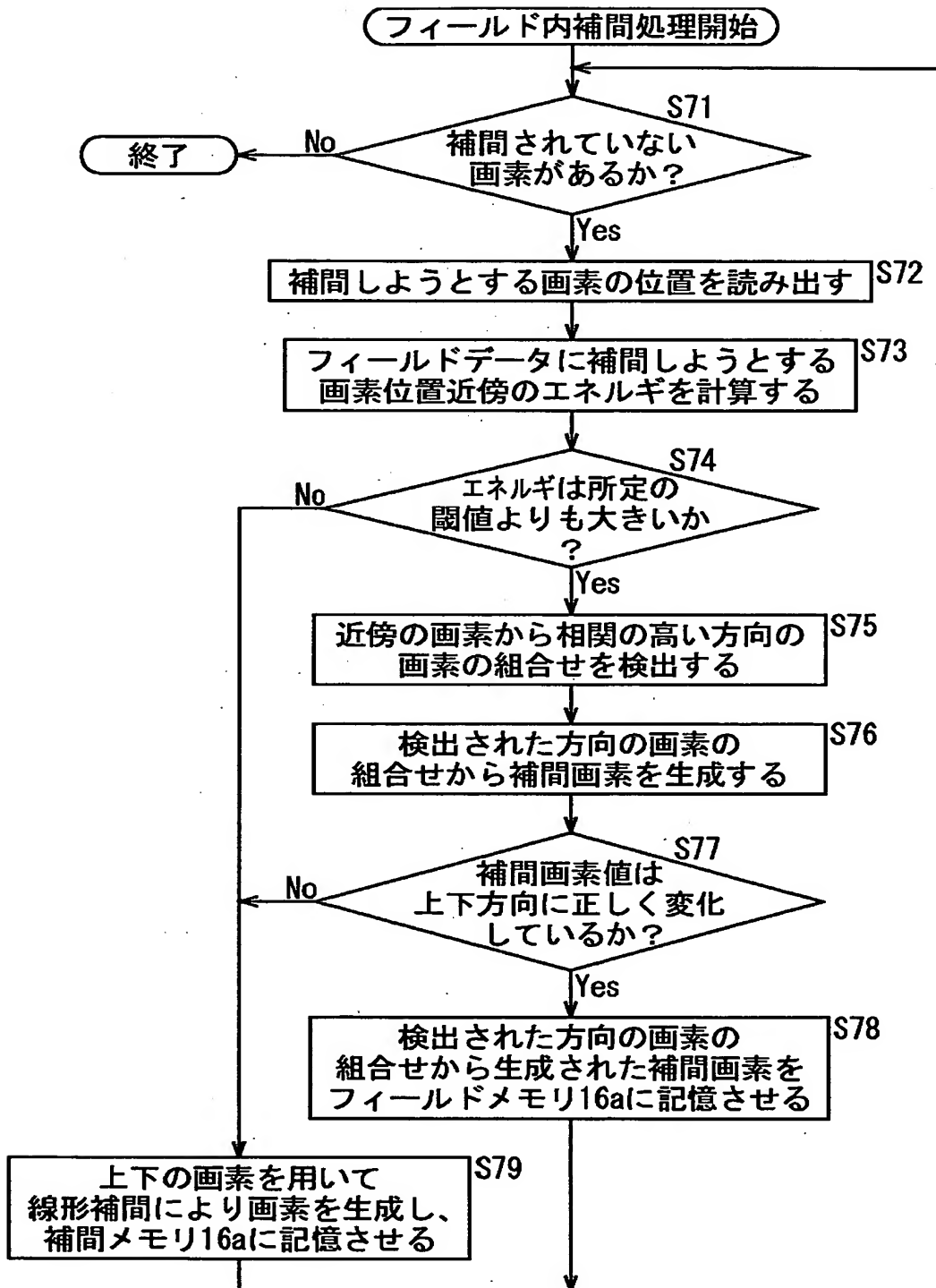
【図 9】



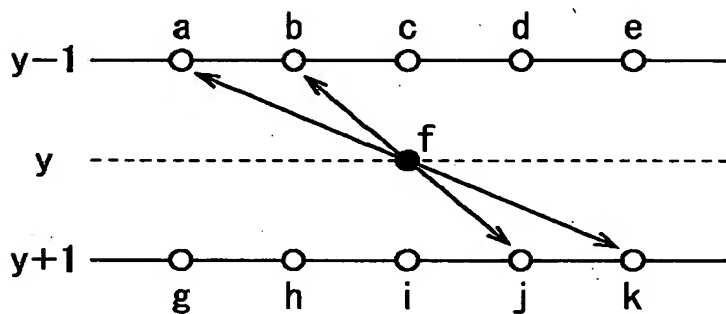
【図 10】



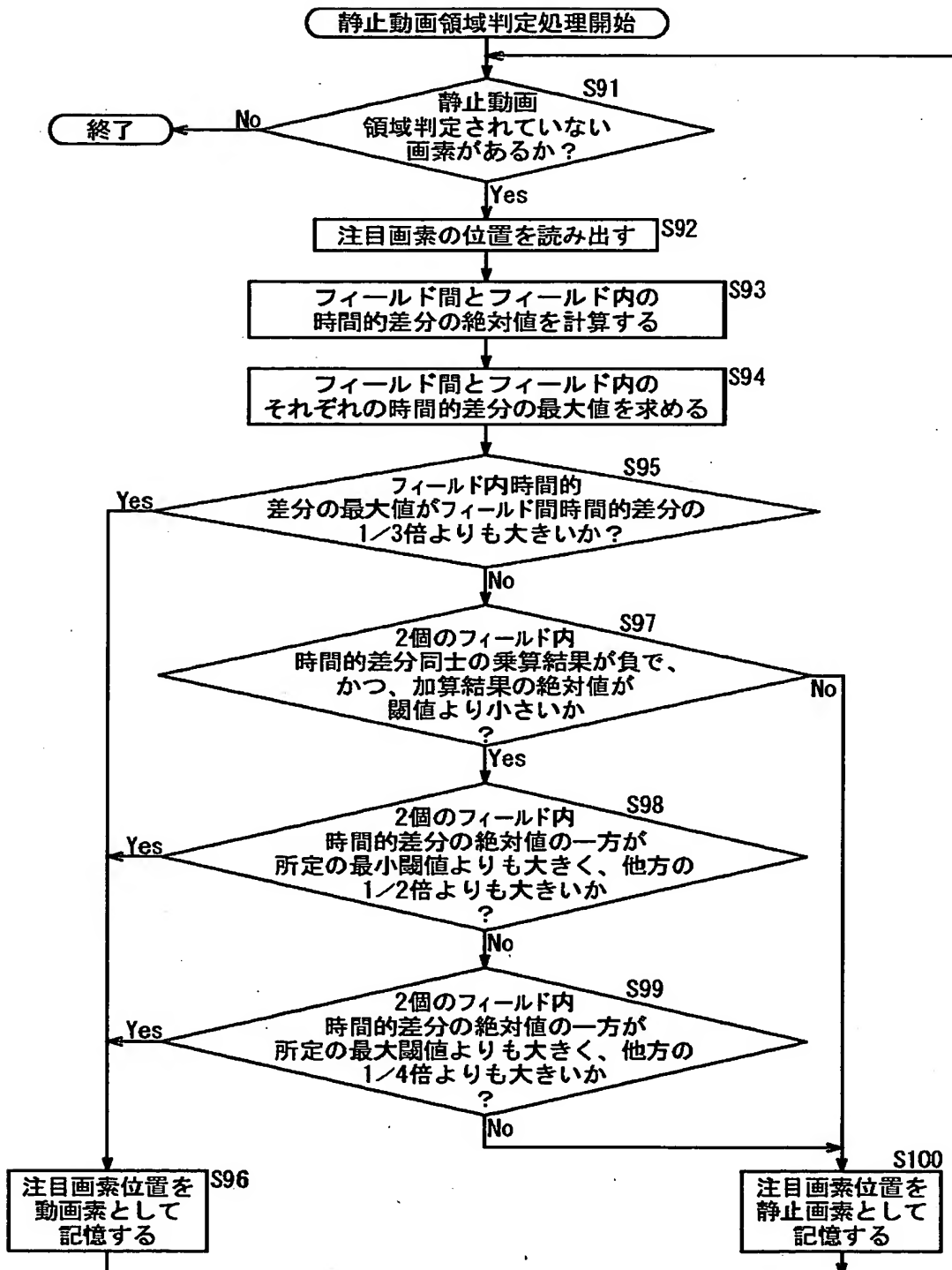
【図 11】



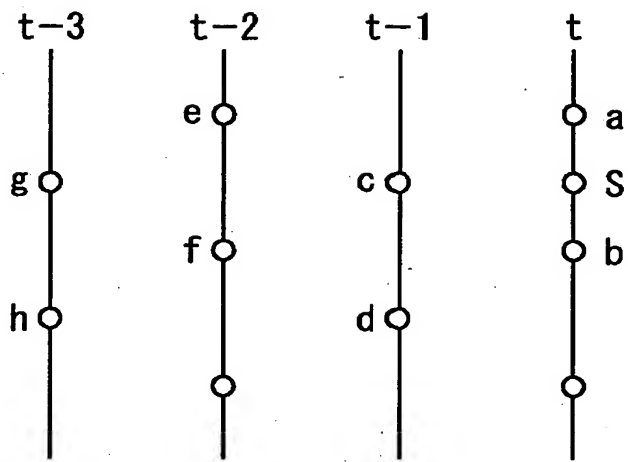
【図12】



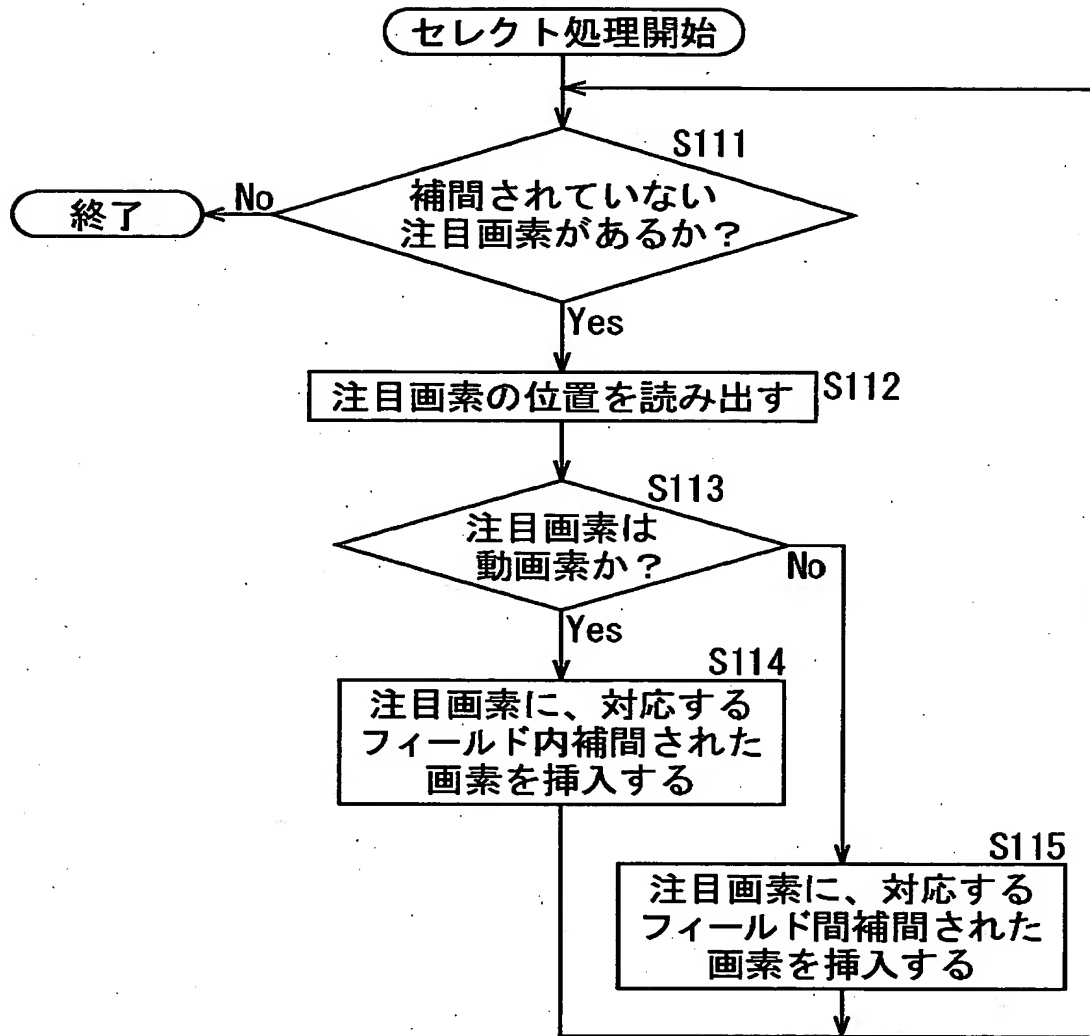
【図 13】



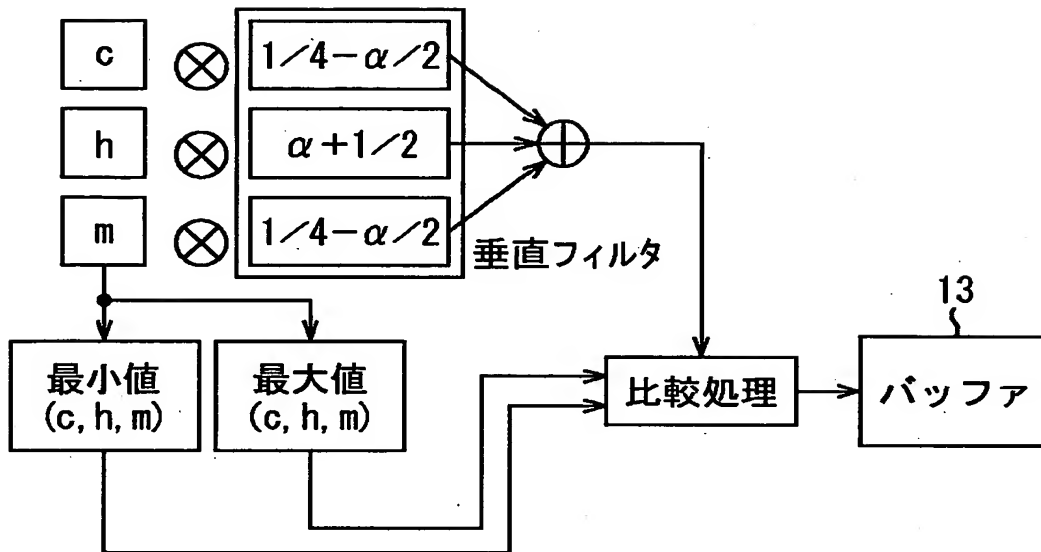
【図 14】



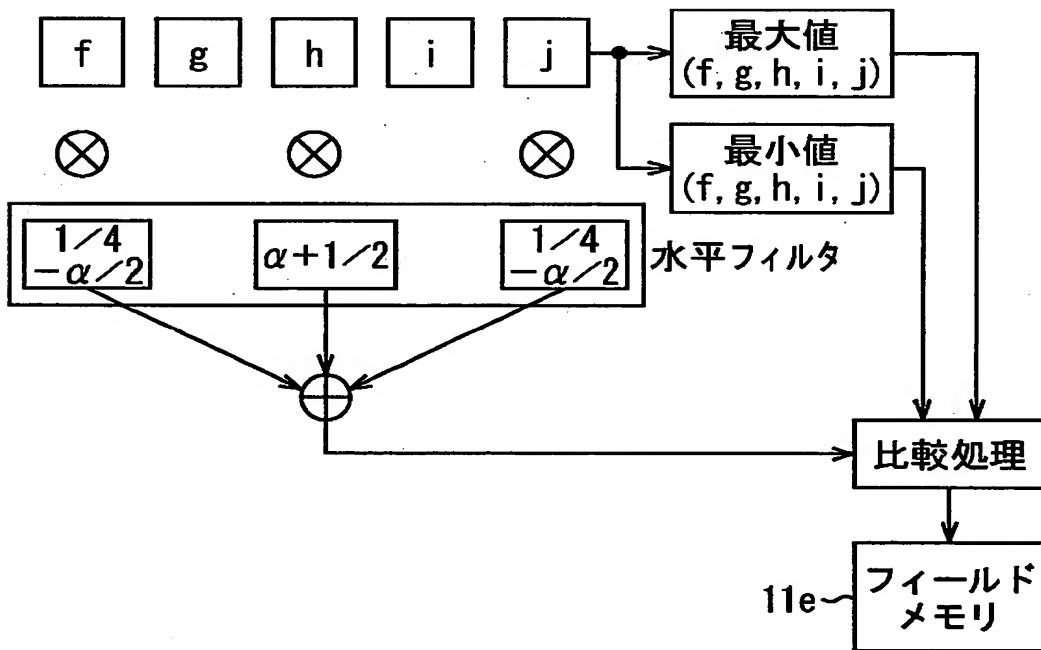
【図15】



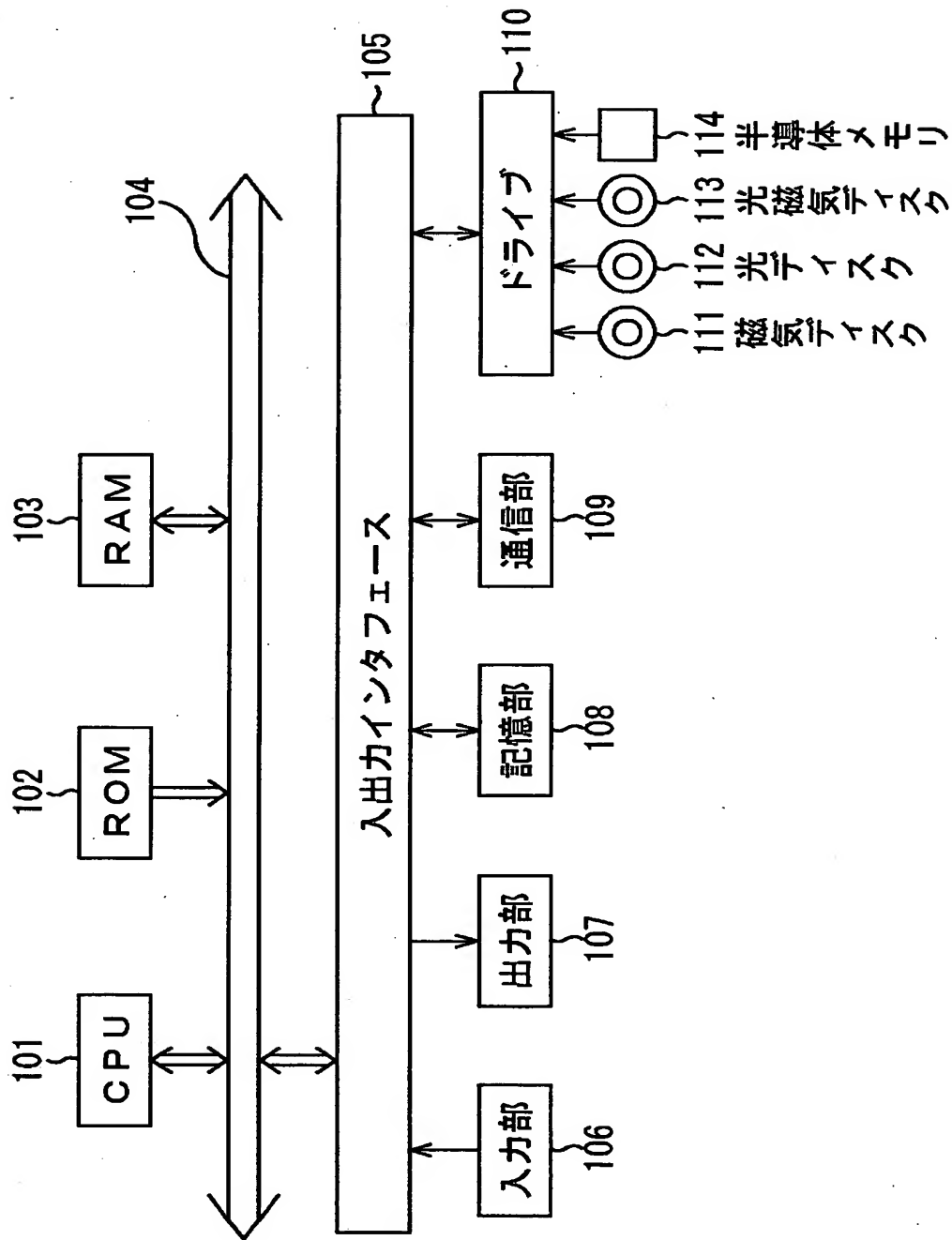
【図16】



【図17】



【図18】



【書類名】 要約書

【要約】

【課題】 インタレース画面をプログレッシブ画面に変換する際、エッジを強調し、静止画領域の垂直解像度を向上させ、動画領域の斜めエッジを滑らかに補間して、エラーの発生を低減させるようにする。

【解決手段】 イメージリフレシヤ12a, 12bは、フィールドメモリ11a, 11bに記憶されたフィールドデータのエッジ部分を強調してフィールドメモリ11e, 11fに記憶させる。フィールド内補間部14は、フィールドメモリ11eに記憶された1個のフィールドデータで、動画素を補間して補間メモリ16aに記憶させる。フィールド間補間部15は、フィールドメモリ11e, 11fに記憶された2個のフィールドデータから静止画素を補間し、補間メモリ16bに記憶させる。静止/動画領域判定部17は、プログレッシブ画面の各画素が静止画素か動画素かを判定する。セクタ18は、静止/動画領域判定部17の判定結果に基づいて、動画素は、補間メモリ16aの画素値を読み込み、静止画素は、補間メモリ16bから画素値を読み出す。

【選択図】 図1

出 願 人 履 歴 情 報

識別番号 [000002185]

1. 変更年月日 1990年 8月30日
[変更理由] 新規登録
住 所 東京都品川区北品川6丁目7番35号
氏 名 ソニー株式会社